



Pin	Signal	Pin	Signal
1	GND	9	P12V_AUX
2	GND	10	P12V_AUX
3	GND	11	P12V_AUX
4	GND	12	P12V_AUX
5	P12V_AUX	13	P12V_AUX
6	P12V_AUX	14	P12V_AUX
7	P12V	15	P12V
8	P12V	16	P12V

- CN16, CN17, CN25: OCulink connector**
(INTERNAL CABLE USE to Layer 2)

	Pin	Net	Pin	Net	Pin	Net	Pin	Net
	A1	GND	A21	NC	B1	GND	B21	NC
A1	A2	PE_SLOT_RX_DP0	A22	GND	B2	PE_SLOT_TX_C_DP0	B22	GND
A2	A3	PE_SLOT_RX_DN0	A23	PE_SLOT_RX_DP4	B3	PE_SLOT_TX_C_DN0	B23	PE_SLOT_TX_C_DP4
A3	A4	GND	A24	PE_SLOT_RX_DN4	B4	GND	B24	PE_SLOT_TX_C_DN4
A4	A5	PE_SLOT_RX_DP1	A25	GND	B5	PE_SLOT_TX_C_DP1	B25	GND
A5	A6	PE_SLOT_RX_DN1	A26	PE_SLOT_RX_DP5	B6	PE_SLOT_TX_C_DN1	B26	PE_SLOT_TX_C_DP5
A6	A7	GND	A27	PE_SLOT_RX_DN5	B7	GND	B27	PE_SLOT_TX_C_DN5
A7	A8	SLOT_R2_SCL	A28	GND	B8	PE_SLOT_PWRBRK0#	B28	GND
A8	A9	SLOT_R2_SDA	A29	NC	B9	IRQ_LV3C_WAKE_SLOT_N	B29	NC
A9	A10	NC	A30	NC	B10	NC	B30	NC
A10	A11	PE_SLOT_RST_N	A31	NC	B11	NC	B31	NC
A11	A12	NC	A32	NC	B12	NC	B32	NC
A12	A13	GND	A33	NC	B13	GND	B33	NC
A13	A14	PE_SLOT_RX_DP2	A34	GND	B14	PE_SLOT_TX_C_DP2	B34	GND
A14	A15	PE_SLOT_RX_DN2	A35	PE_SLOT_RX_DP6	B15	PE_SLOT_TX_C_DN2	B35	PE_SLOT_TX_C_DP6
A15	A16	GND	A36	PE_SLOT_RX_DN6	B16	GND	B36	PE_SLOT_TX_C_DN6
A16	A17	PE_SLOT_RX_DP3	A37	GND	B17	PE_SLOT_TX_C_DP3	B37	GND
A17	A18	PE_SLOT_RX_DN3	A38	PE_SLOT_RX_DP7	B18	PE_SLOT_TX_C_DN3	B38	PE_SLOT_TX_C_DP7
A18	A19	GND	A39	PE_SLOT_RX_DN7	B19	GND	B39	PE_SLOT_TX_C_DN7
A19	A20	NC	A40	GND	B20	NC	B40	GND

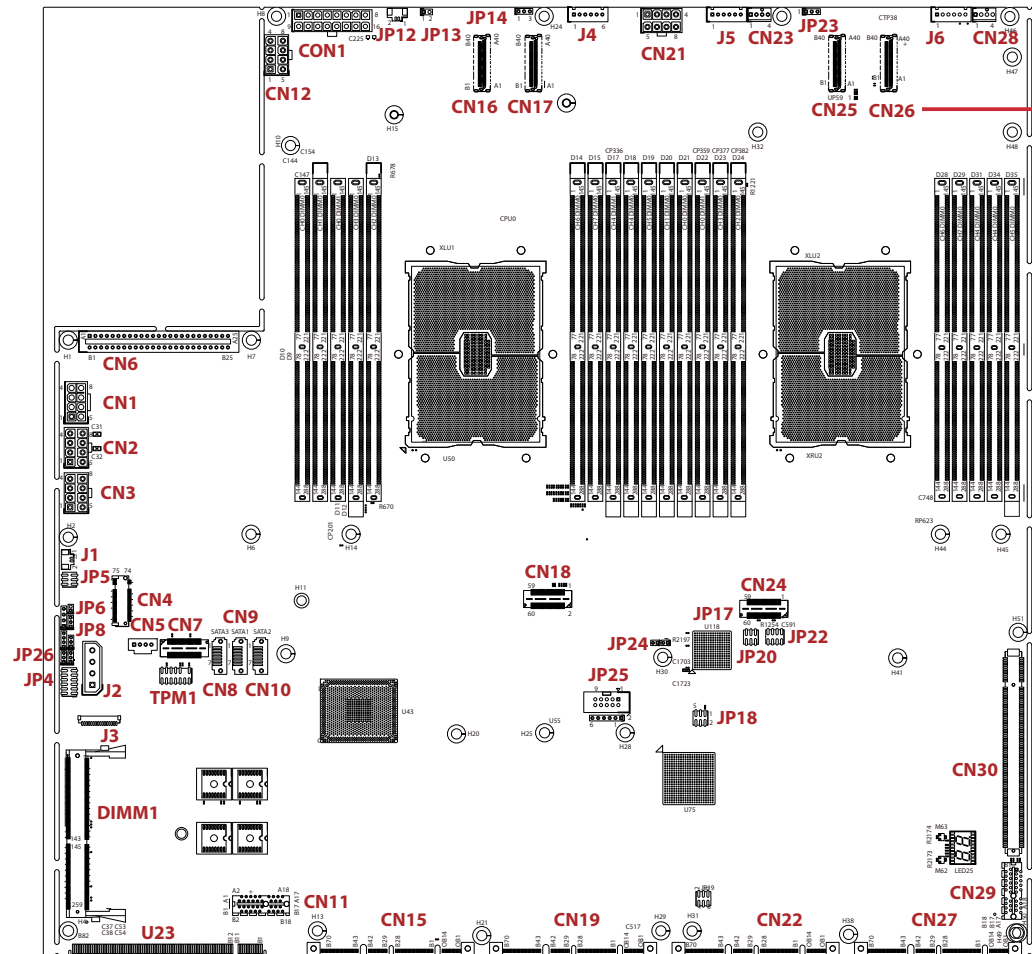
WIRE-F-180-0.5mm





Pin	Net
1	P12V_AUX
2	P12V_AUX
3	P12V
4	P12V
5	P12V_AUX
6	P12V_AUX
7	P12V
8	P12V

NSA7150/NSA7150A Quick Reference Guide

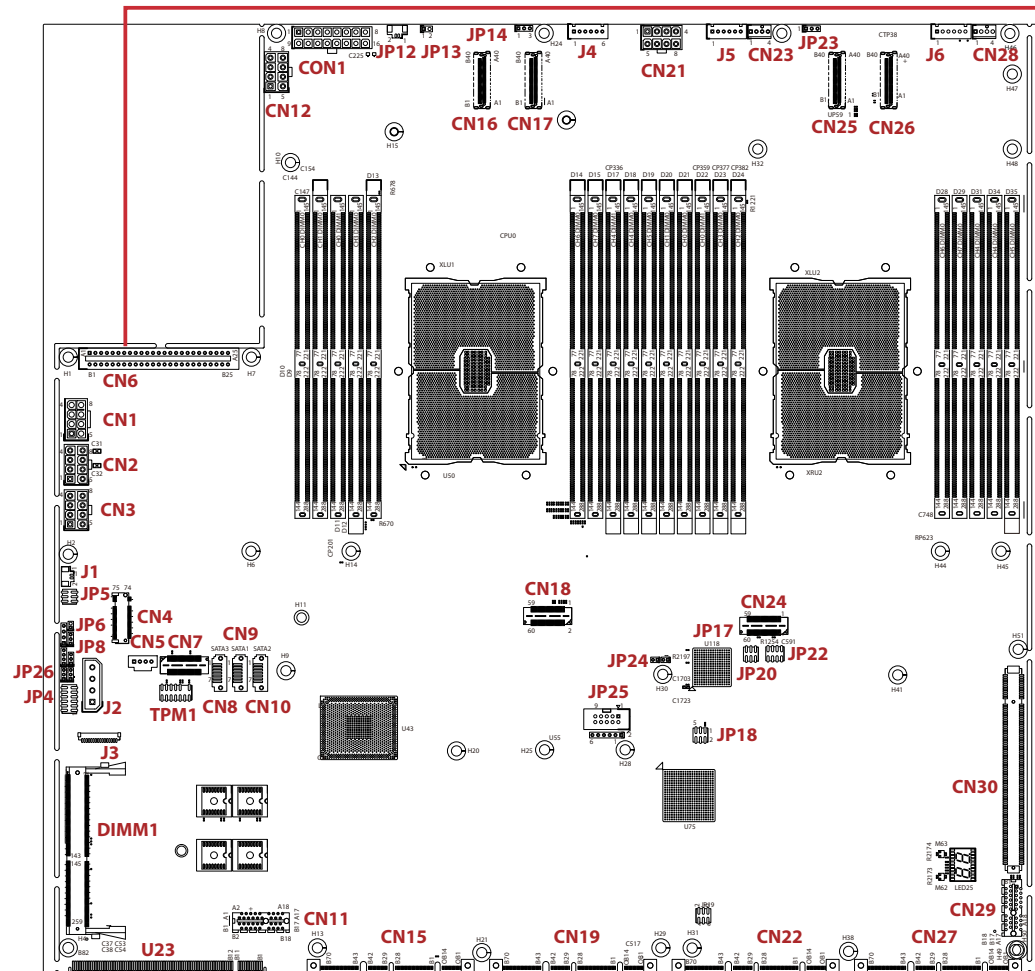


CN26: OCulink connector (Internal cable use to layer 2)

Pin	Net	Pin	Net	Pin	Net	Pin	Net
A1	GND	A21	NC	B1	GND	B21	NC
A2	PE_SLOT_RX_DP0	A22	NC	B2	PE_SLOT_TX_C_DP0	B22	NC
A3	PE_SLOT_RX_DN0	A23	GND	B3	PE_SLOT_TX_C_DN0	B23	GND
A4	GND	A24	PE_SLOT_RX_DP4	B4	GND	B24	PE_SLOT_TX_C_DP4
A5	PE_SLOT_RX_DP1	A25	PE_SLOT_RX_DN4	B5	PE_SLOT_TX_C_DP1	B25	PE_SLOT_TX_C_DN4
A6	PE_SLOT_RX_DN1	A26	GND	B6	PE_SLOT_TX_C_DN1	B26	GND
A7	GND	A27	PE_SLOT_RX_DP5	B7	GND	B27	PE_SLOT_TX_C_DP5
A8	NC	A28	PE_SLOT_RX_DN5	B8	NC	B28	PE_SLOT_TX_C_DN5
A9	NC	A29	GND	B9	NC	B29	GND
A10	NC	A30	NC	B10	NC	B30	NC
A11	NC	A31	NC	B11	NC	B31	NC
A12	NC	A32	NC	B12	NC	B32	NC
A13	GND	A33	NC	B13	GND	B33	NC
A14	PE_SLOT_RX_DP2	A34	NC	B14	PE_SLOT_TX_C_DP2	B34	NC
A15	PE_SLOT_RX_DN2	A35	GND	B15	PE_SLOT_TX_C_DN2	B35	GND
A16	GND	A36	PE_SLOT_RX_DN6	B16	GND	B36	PE_SLOT_TX_C_DN6
A17	PE_SLOT_RX_DP3	A37	GND	B17	PE_SLOT_TX_C_DP3	B37	GND
A18	PE_SLOT_RX_DN3	A38	PE_SLOT_RX_DP7	B18	PE_SLOT_TX_C_DN3	B38	PE_SLOT_TX_C_DP7
A19	GND	A39	PE_SLOT_RX_DN7	B19	GND	B39	PE_SLOT_TX_C_DN7
A20	NC	A40	GND	B20	NC	B40	GND



NSA7150/NSA7150A Quick Reference Guide

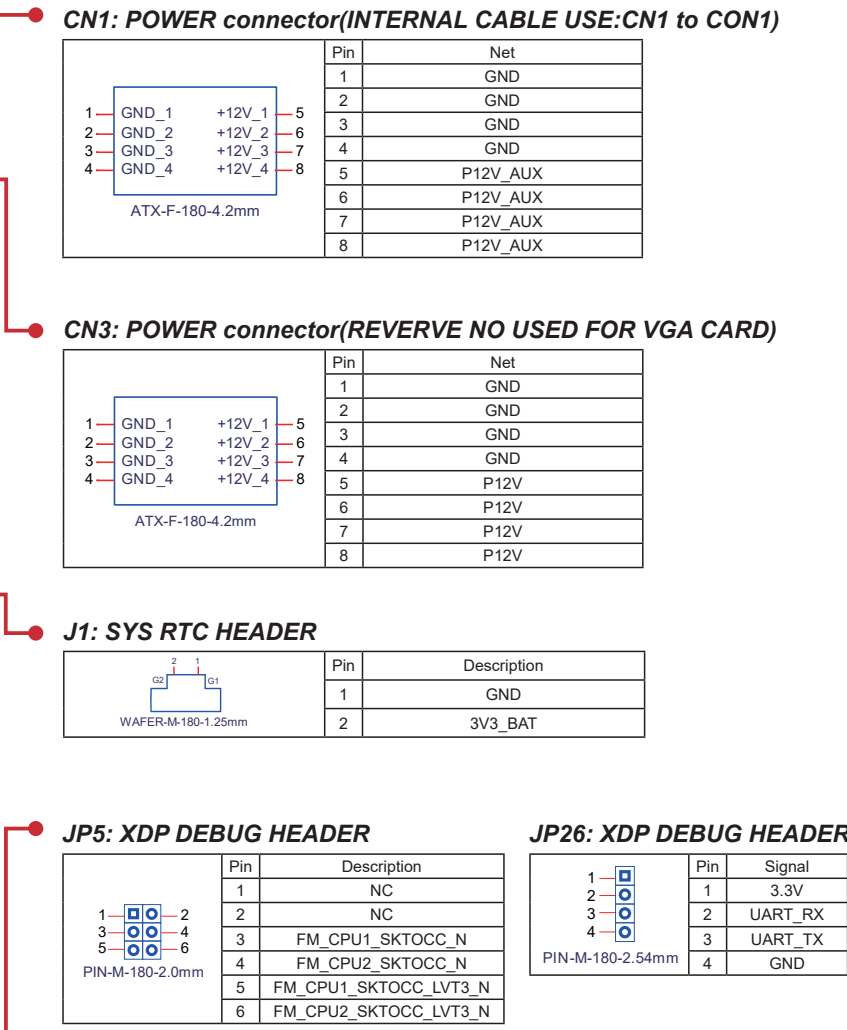


CN6: POWER connector

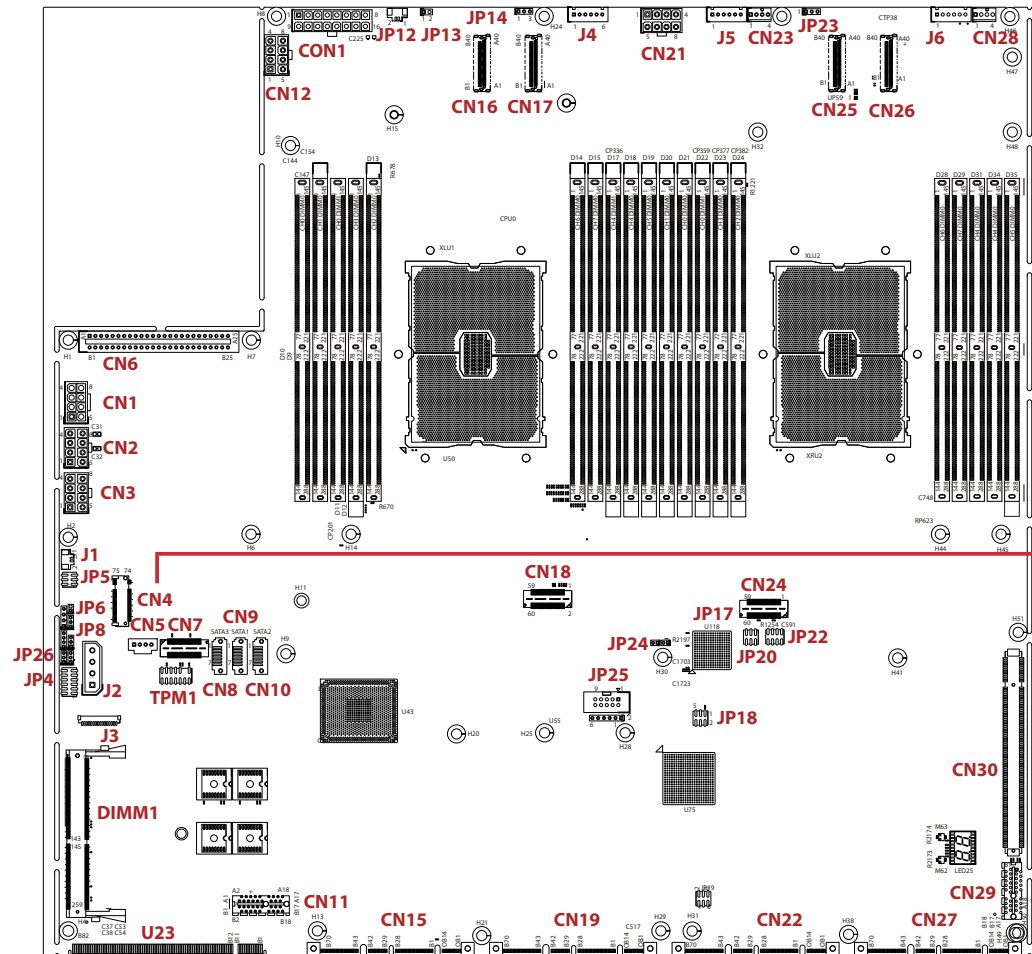
A1	A1	B1	B1
A2	A2	B2	B2
A3	A3	B3	B3
A4	A4	B4	B4
A5	A5	B5	B5
A6	A6	B6	B6
A7	A7	B7	B7
A8	A8	B8	B8
A9	A9	B9	B9
A10	A10	B10	B10
A11	A11	B11	B11
A12	A12	B12	B12
A13	A13	B13	B13
A14	A14	B14	B14
A15	A15	B15	B15
A16	A16	B16	B16
A17	A17	B17	B17
A18	A18	B18	B18
A19	A19	B19	B19
A20	A20	B20	B20
A21	A21	B21	B21
A22	A22	B22	B22
A23	A23	B23	B23
A24	A24	B24	B24
A25	A25	B25	B25

POWER-F-180-2.54mm

Pin	Net	Pin	Net
A1	GND	B1	GND
A2	GND	B2	GND
A3	GND	B3	GND
A4	GND	B4	GND
A5	GND	B5	GND
A6	GND	B6	GND
A7	GND	B7	GND
A8	GND	B8	GND
A9	GND	B9	GND
A10	P12V	B10	P12V
A11	P12V	B11	P12V
A12	P12V	B12	P12V
A13	P12V	B13	P12V
A14	P12V	B14	P12V
A15	P12V	B15	P12V
A16	P12V	B16	P12V
A17	P12V	B17	P12V
A18	P12V	B18	P12V
A19	SMB_PFR_PMB1_STBY_LVC3_CRPS_SDA	B19	GND
A20	SMB_PFR_PMB1_STBY_LVC3_CRPS_SCL	B20	FM_PS_EN_PSU_N
A21	GND	B21	P12V_STBY_PSU
A22	IRQ_SML1_PMBUS_BMC_ALERT_N	B22	RETURN_SENSE
A23	PWRGD_PS_PWROK	B23	CRPS_PRESEND1
A24	AC_FAIL_PSU	B24	12V_REMOTE_SENSE
A25	P3V3_CPLD	B25	CRPS_PRESEND2



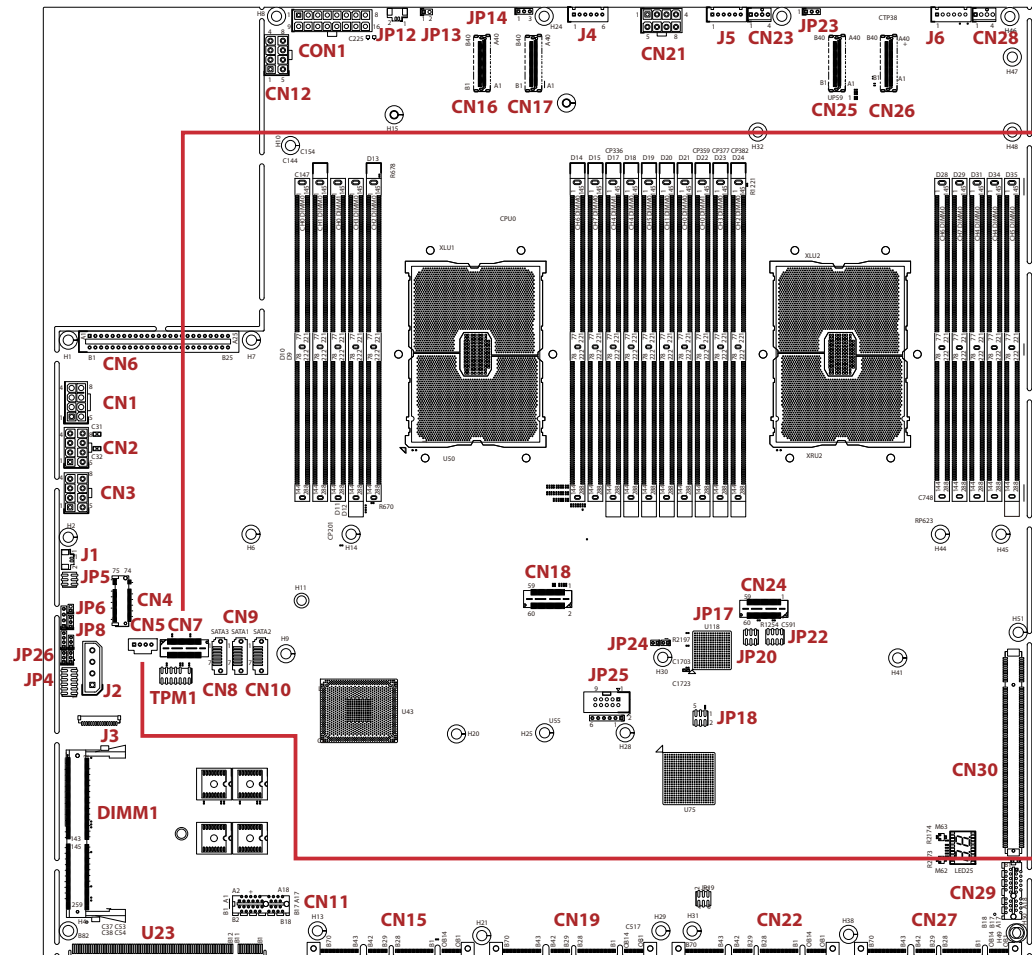
NSA7150/NSA7150A Quick Reference Guide



CN4: M.2 CONNECTOR(M KEY)

Pin	Signal	Pin	Signal
1	NGFF_CONFIG_3	35	PCIE_TX_M2_R_1_DN
2	P3V3	36	NC
3	GND	37	PCIE_TX_M2_R_1_DP
4	P3V3	38	NGFF_DEVSLEP
5	PCIE_RX_M2_R_3_DN	39	GND
6	NC	40	N30398252
7	PCIE_RX_M2_R_3_DP	41	PCIE_RX_M2_R_0_DN
8	NC	42	N30398249
9	GND	43	PCIE_RX_M2_R_0_DP
10	NGFF_DSSN	44	NC
11	PCIE_TX_M2_R_3_DN	45	GND
12	P3V3	46	NC
13	PCIE_TX_M2_R_3_DP	47	PCIE_TX_M2_R_0_DN
14	P3V3	48	NC
15	GND	49	PCIE_TX_M2_R_0_DP
16	P3V3	50	PE_RST_M2_N
17	PCIE_RX_M2_R_2_DN	51	GND
18	P3V3	52	FM_CLKREQ_M2_1_N
19	PCIE_RX_M2_R_2_DP	53	CLK_100M_M2_DN
20	NC	54	IRQ_LVC3_WAKE_N
21	NGFF_CONFIG_0	55	CLK_100M_M2_DP
22	NC	56	NC
23	PCIE_TX_M2_R_2_DN	57	GND
24	NC	58	NC
25	PCIE_TX_M2_R_2_DP	67	NC
26	NC	68	PCH_SUSCLK_33K_R_SSD
27	GND		
28	NC	69	FM_M2_1_PEDT
29	PCIE_RX_M2_R_1_DN	70	P3V3
30	NC	71	GND
31	PCIE_RX_M2_R_1_DP	72	P3V3
32	NC	73	GND
33	GND	74	P3V3
34	NC	75	NGFF_CONFIG_2

NSA7150/NSA7150A Quick Reference Guide



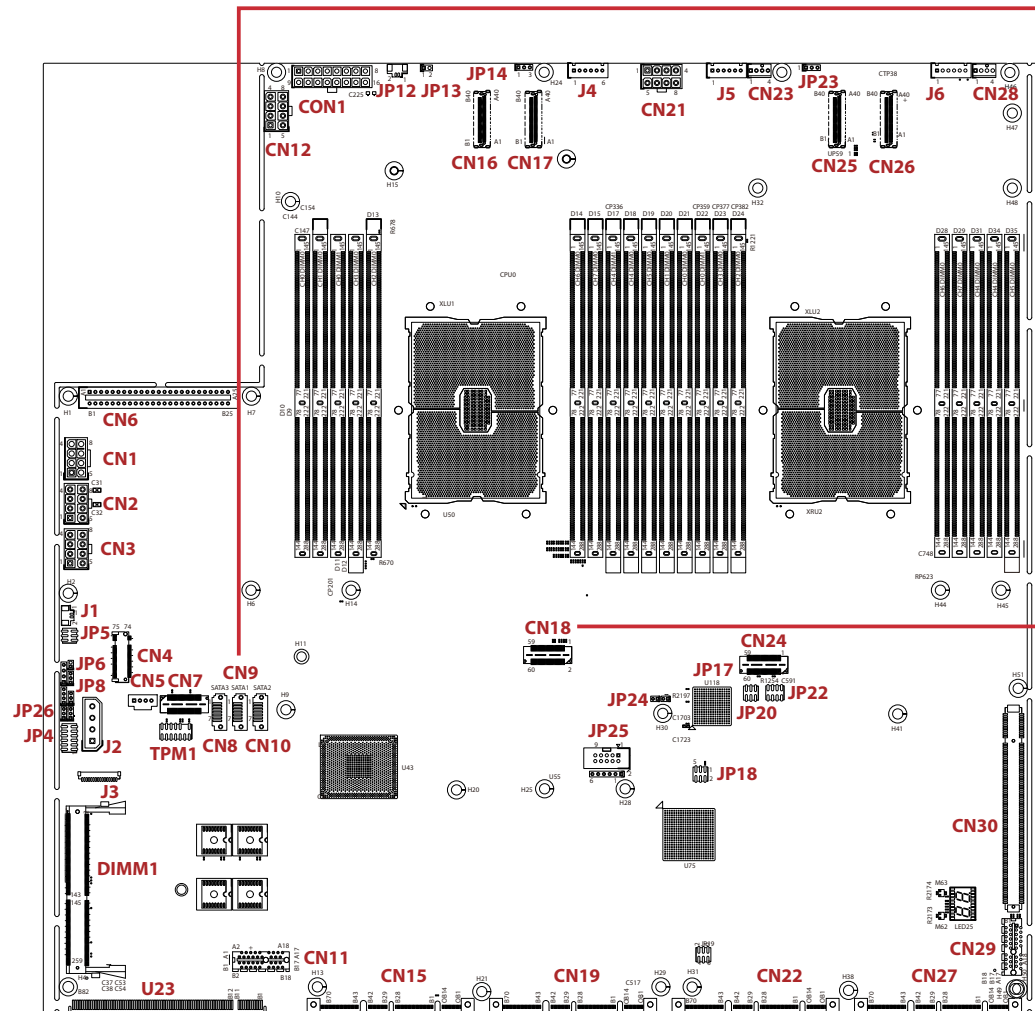
CN7: XDP DEBUG CONNECTOR SAMTEC:QSH-030-01-L-D-A-K-TR (FOR PCH)

Pin	Signal	Pin	Signal
1	NC	31	TRC_2CH0_D6
2	NC	32	NC
3	NC	33	TRC_2CH0_D7
4	NC	34	NC
5	NC	35	TRC_2CH1_D0
6	NC	36	NC
7	NC	37	TRC_2CH1_D1
8	NC	38	NC
9	NC	39	TRC_2CH1_D2
10	NC	40	NC
11	NC	41	TRC_2CH1_D3
12	P1V05_PCH_AUX	42	DBP_VISA_RSMRST_N
13	TRC_2CH0_CLK	43	TRC_2CH1_D4
14	GND	44	NC
15	GND	45	TRC_2CH1_D5
16	GND	46	NC
17	GND	47	TRC_2CH1_D6
18	NC	48	NC
19	TRC_2CH0_D0	49	TRC_2CH1_D7
20	NC	50	NC
21	TRC_2CH0_D1	51	NC
22	NC	52	P3V3_AUX
23	TRC_2CH0_D2	53	NC
24	NC	54	NC
25	TRC_2CH0_D3	55	NC
26	NC	56	NC
27	TRC_2CH0_D4	57	GND
28	NC	58	GND
29	TRC_2CH0_D5	59	TRC_2CH1_CLK
30	NC	60	GND

CN5: IPMB Debug HEADER use

Pin	Description
1	IPMB_DATA
2	GND
3	IPMB_CLK
4	P5V_AUX

NSA7150/NSA7150A Quick Reference Guide



CN8,CN9,CN10: SATA CONNECTOR

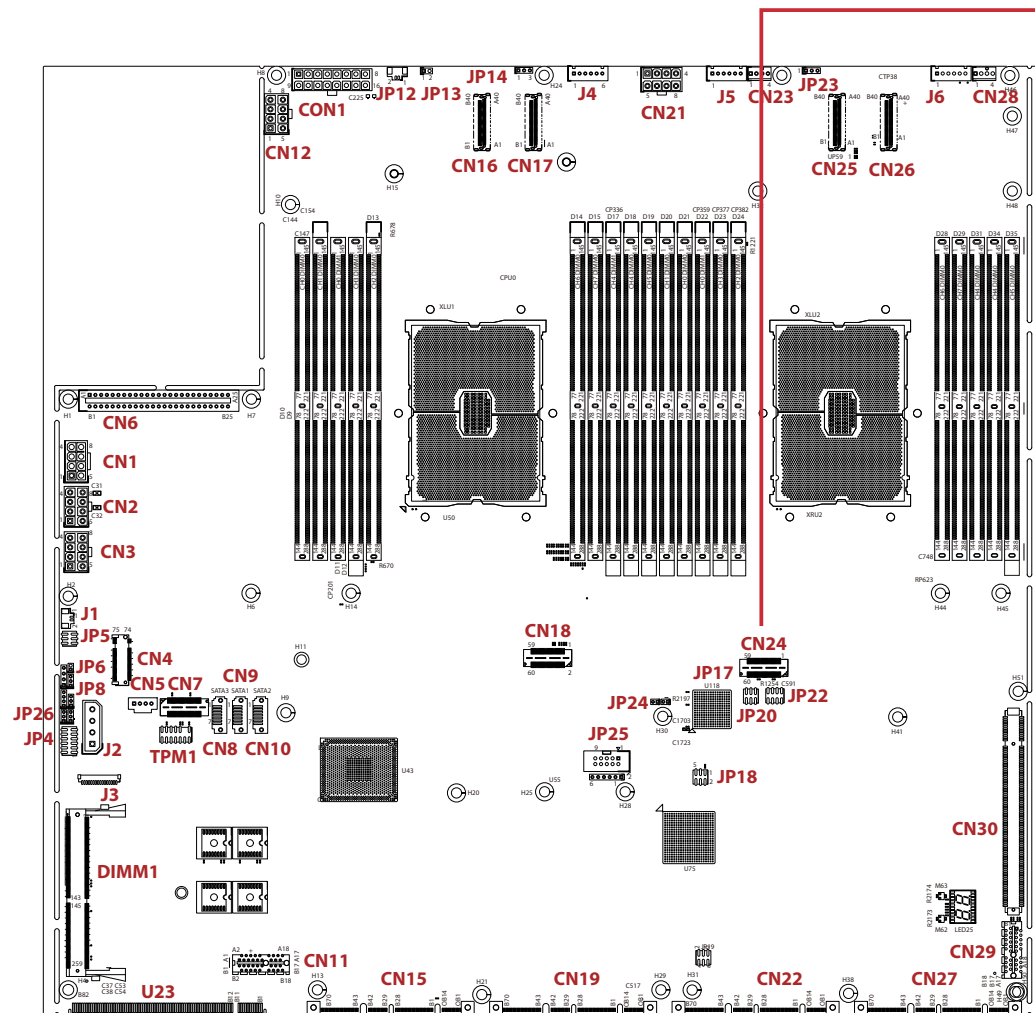
1	GND_1	TXP	2		Pin	Signal	Pin	Signal
4	GND_2	TXN	3		1	GND	2	TXP
7	GND_3	RXN	5		4	GND	3	TXN
		RXP	6		7	GND	5	RXN
SATA-M-180-1.27mm							6	RXP

CN18: XDP DEBUG CONNECTOR SAMTEC:QSH-030-01-L-D-A-K-TR (FOR CPU1)

1	IO1	IO2	2		Pin	Signal	Pin	Signal
3	IO3	IO4	4		1	P1V05_PCH_AUX	31	MCI_CPU1_PT16
5	IO5	IO6	6		2	JTAG_DBP_TMS_R	32	GND
7	IO7	IO8	8		3	JTAG_DBP_CPU_GTL_TCK_MIP160_R	33	MCI_CPU1_PT17
9	IO9	IO10	10		4	JTAG_DBP_TDO_R	34	NC
11	IO11	IO12	12		5	JTAG_DBP_TDI_R	35	MCI_CPU1_PT18
13	IO13	IO14	14		6	RST_DBP_RST_CO_N	36	DBP_SYSPWROK
15	IO15	IO16	16		7	DBP_ITPMODE_CPUPWRGD	37	MCI_CPU1_PT19
17	IO17	IO18	18		8	PD_TRST_PD3	38	FM_CPU_PWR_DEBUG_N
19	IO19	IO20	20		9	JTAG_DBP_TRST_N	39	MCI_CPU1_PT110
21	IO21	IO22	22		10	H_DBP_PREQ_N_R	40	DBP_POWER_BTN_N
23	IO23	IO24	24		11	H_DBP_PRDY_R_N	41	MCI_CPU1_PT111
25	IO25	IO26	26		12	PVCCIO_CPU1	42	RST_DBP_RSMRST_N
27	IO27	IO28	28		13	MCI_CPU1_PT10_CLK	43	MCI_CPU1_PT112
29	IO29	IO30	30		14	GND	44	NC
31	IO31	IO32	32		15	DBP_SPI_PCH_IO2_DEBUG_CONSENT_N	45	MCI_CPU1_PT113
33	IO33	IO34	34		16	GND	46	NC
35	IO35	IO36	36		17	FM_DBP_PRESENT_R_N	47	MCI_CPU1_PT114
37	IO37	IO38	38		18	GND	48	SMB_HOST_XDP_STBY_LVC3_SCL
39	IO39	IO40	40		19	MCI_CPU1_PT10	49	MCI_CPU1_PT115
41	IO41	IO42	42		20	GND	50	SMB_HOST_XDP_STBY_LVC3_SDA
43	IO43	IO44	44		21	MCI_CPU1_PT11	51	JTAG_DBP_PCH_TCK
45	IO45	IO46	46		22	GND	52	P3V3_AUX
47	IO47	IO48	48		23	MCI_CPU1_PT12	53	DBP_CPU_OBSFN_B_MBP3_GTL_N
49	IO49	IO50	50		24	GND	54	NC
51	IO51	IO52	52		25	MCI_CPU1_PT13	55	DBP_HOOK8_MBP2_BOOT_HALT_N
53	IO53	IO54	54		26	GND	56	NC
55	IO55	IO56	56		27	MCI_CPU1_PT14	57	GND
57	IO57	IO58	58		28	GND	58	GND
59	IO59	IO60	60		29	MCI_CPU1_PT15	59	MCI_CPU1_PT11_CLK
G4	G4	G2	G2		30	GND	60	GND
G3	G3	G1	G1					

BD-F-180-0.5mm

NSA7150/NSA7150A Quick Reference Guide

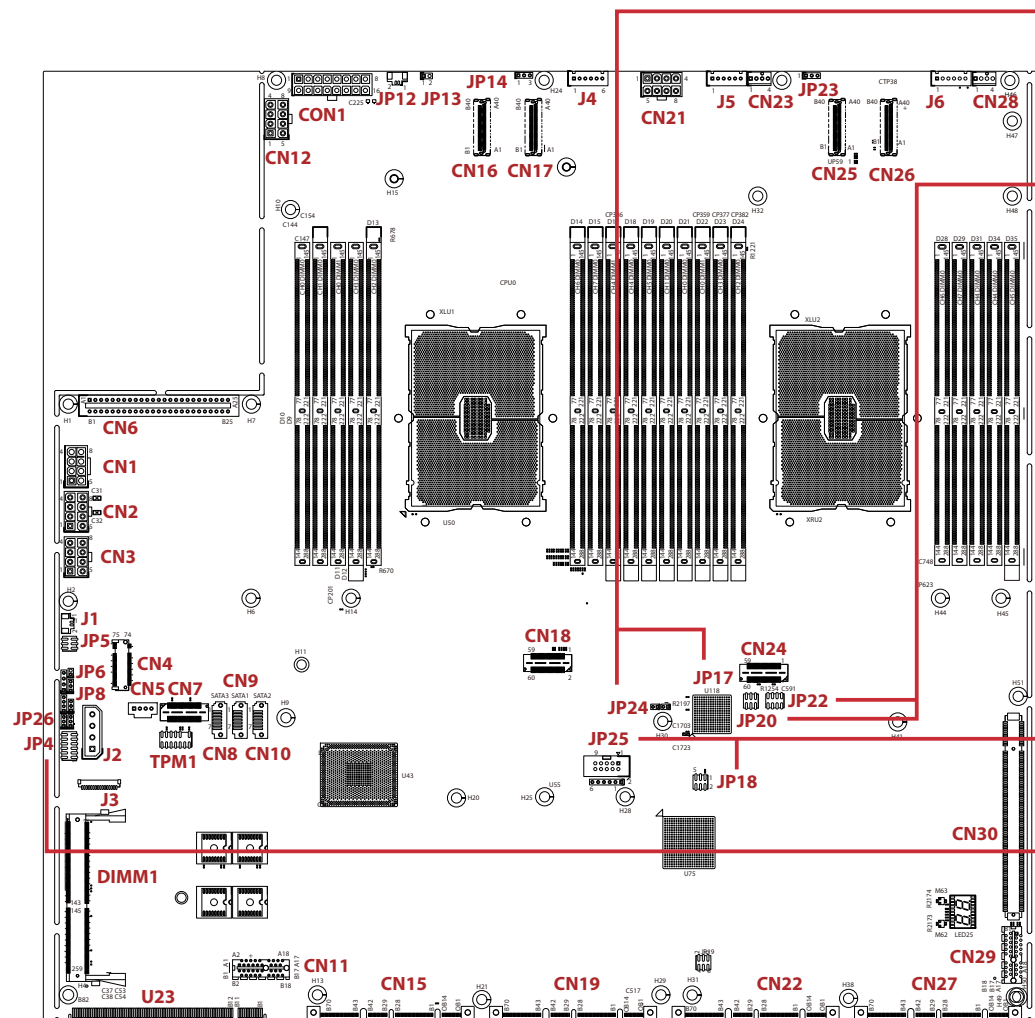


**CN24: XDP DEBUG CONNECTOR SAMTEC:
QSH-030-01-L-D-A-K-TR (FOR CPU2)**

Pin	Signal	Pin	Signal
1	NC	31	MCI_CPU2_PT16
2	NC	32	NC
3	NC	33	MCI_CPU2_PT17
4	NC	34	NC
5	NC	35	MCI_CPU2_PT18
6	NC	36	NC
7	NC	37	MCI_CPU2_PT19
8	NC	38	NC
9	NC	39	MCI_CPU2_PT10
10	NC	40	NC
11	NC	41	MCI_CPU2_PT11
12	PVCCIO_CPU2	42	PWRGD_CPU2_LVC3_MIPI60
13	MCI_CPU2_PT10_CLK	43	MCI_CPU2_PT12
14	GND	44	NC
15	GND	45	MCI_CPU2_PT13
16	GND	46	NC
17	GND	47	MCI_CPU2_PT14
18	NC	48	NC
19	MCI_CPU2_PT10	49	MCI_CPU2_PT15
20	NC	50	NC
21	MCI_CPU2_PT11	51	NC
22	NC	52	P3V3_AUX
23	MCI_CPU2_PT12	53	NC
24	NC	54	NC
25	MCI_CPU2_PT13	55	NC
26	NC	56	NC
27	MCI_CPU2_PT14	57	GND
28	NC	58	GND
29	MCI_CPU2_PT15	59	MCI_CPU2_PT1_CLK
30	NC	60	GND

BD-F-180-0.5mm

NSA7150/NSA7150A Quick Reference Guide



JP24: CPLD JTAG SELECT

Pin	Description
1	
2	

JP17: CPLD JTAG SELECT

Pin	Signal
1	JTAG_SEL
2	GND

JP20: CPLD JTAG SELECT

Pin	Signal
1	FM_PFR_FORCE_RECOVERY_N
2	GND
3	FM_PFR_PROV_UPDATE_N
4	GND
5	FM_PFR_DEBUG_MODE_N
6	GND

JP22: CPLD JTAG SELECT

Pin	Signal
1	P3V3_CPLD
2	GND
3	CPLD_GPI01
4	CPLD_GPO01
5	CPLD_GPI02
6	CPLD_GPO02
7	CPLD_GPI03
8	CPLD_GPO03

JP25: CPLD JTAG SELECT

Pin	Signal
1	P3V3_CPLD
2	GND
3	JTAG_TCK_CPLD
4	JTAG_TDO_CPLD
5	JTAG_TDI_CPLD
6	JTAG_TMS_CPLD

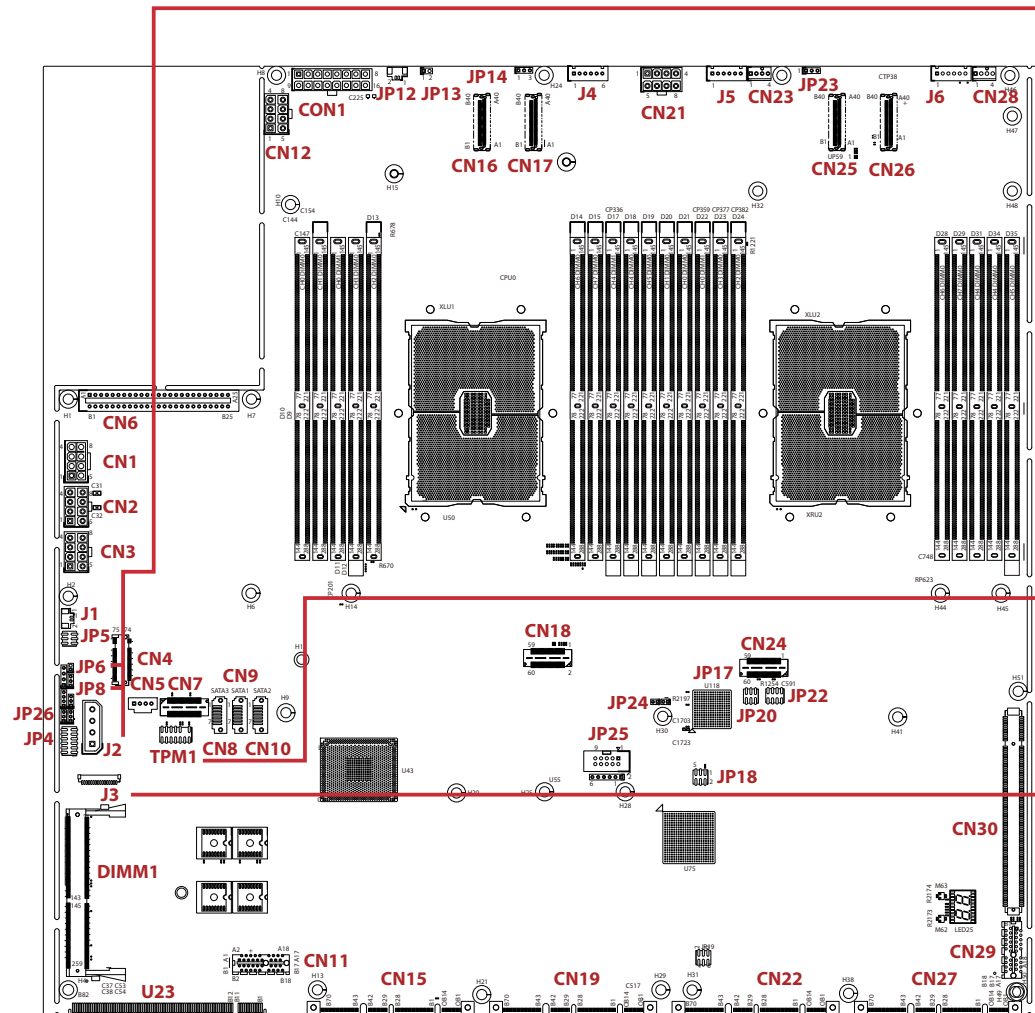
**JP18: AT/ATX HEADER ;
CPLD JTAG PROG ENABLE
HEADER(DEBUG USE)**

Pin	Signal
1	P3V3_CPLD
2	P3V3_CPLD
3	AT_ATX_SEL
4	JTAG_PLD_JTAGEN
5	GND
6	GND

JP4: PCH strap Debug use

Pin	Description	Pin	Description
1	FM_ME_RCVR_N	7	GND
2	FM_LT_KEY_DOWNGRADE_N	8	AUD_AZA_SDO
3	GND	9	FM_PCH_BMC_THRMTRIP_EXI_STRAP_N
4	GND	10	P3V3_AUX
5	FM_PASSWORD_CLEAR_N	11	GND
6	P3V3_AUX	12	FM_PCH_BIOS_RCVR_SPKR

NSA7150/NSA7150A Quick Reference Guide



J2: SATA POWER CONNECTOR

Pin	Description
1	P5V
2	GND
3	GND
4	P12V

JP8: RTC Clear

Pin	Signal
1	NC
2	RST_RTCRST_N
3	GND

JP6: BMC REMOTE SPD DEBUG HEADER(RESEV no used)

Pin	Description
1	P3V3_AUX
2	RST_SMB_SWITCH_N

TPM1: TPM HEADER

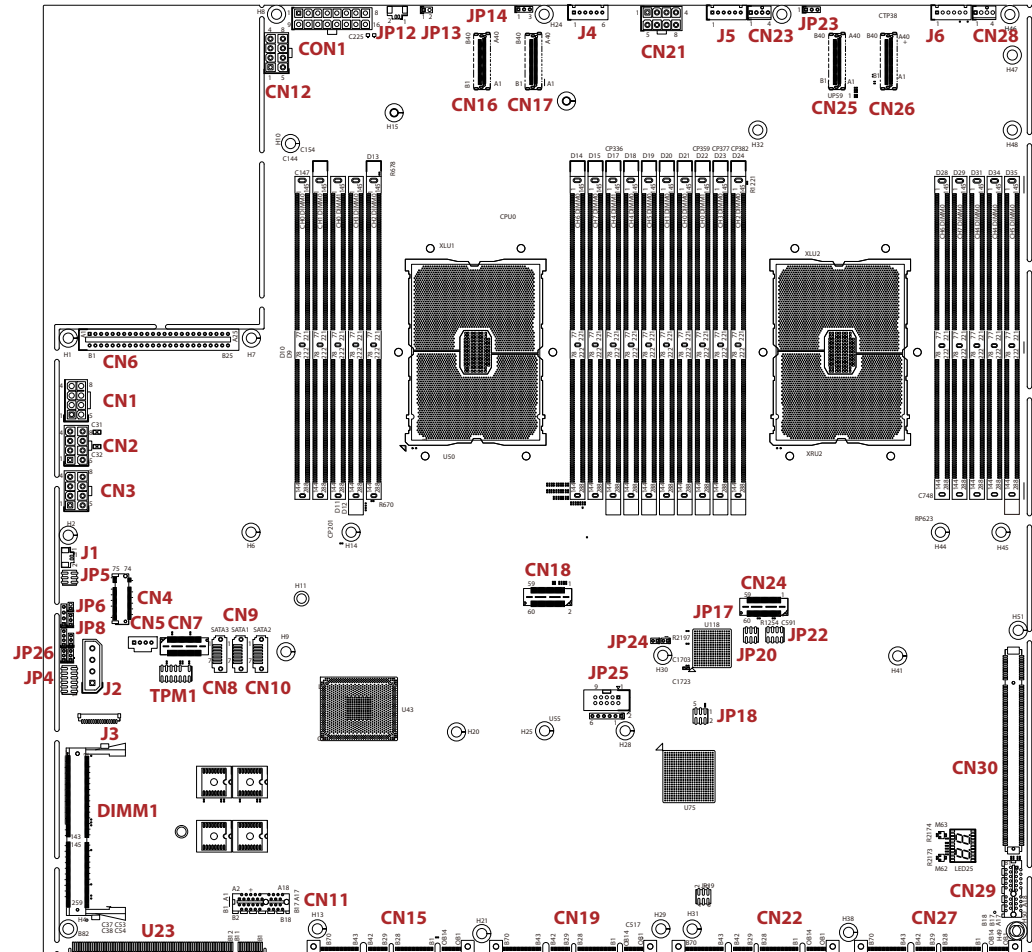
Pin	Signal	Pin	Signal
1	P3V3_AUX	8	GND
2	SPI_PCH_TPM_CS_R_N	9	NC
3	防呆孔	10	SPI_TPM_CLK_R
4	IRQ_TPM_SPI_N	11	SPI_PCH_MUXED_R_IO1
5	RST_PLTRST_TPM_R_N	12	SPI_PCH_MUXED_R_IO0
6	NC	13	NC
7	NC	14	NC

J3: CPLD JTAG for programming CPLD CODE

Pin	Signal
1	VGA_VCC
2	GND
3	NC
4	SMB_BMC_DDC_SCL_R1
5	SMB_BMC_DDC_SDA_R1
6	NC
7	V_BMC_GFX_REAR_VSYN_R3
8	GND
9	V_BMC_GFX_REAR_HSYN_R3
10	NC
11	GND
12	V_BMC_GFX_REAR_BLU_R1
13	GND
14	V_BMC_GFX_REAR_GRN_R1
15	GND
16	V_BMC_GFX_REAR_RED_R1

2EF5827-DA9D0-8F

NSA7150/NSA7150A Quick Reference Guide

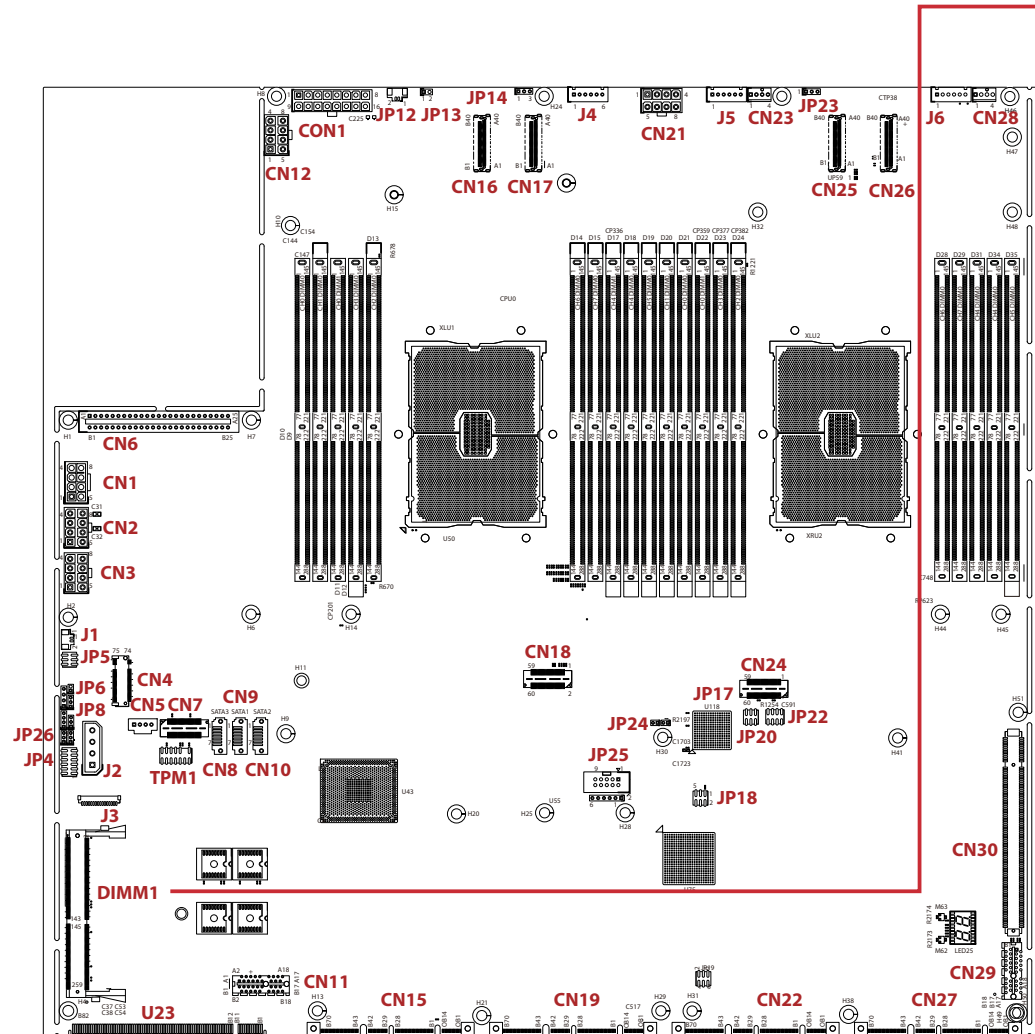


CN30: RISER RIGHT Connector

A1	PRSN1#	B1	PE_SLOT8_RX_DP0	B48	NC
A2	+12V_1	B2	GND	B49	GND
A3	+12V_2	B3	NC	B50	PE_SLOT7_TX_C_DN7
A4	GND_1	B4	PE_SLOT7_RX_DN7	B51	PE_SLOT7_TX_C_DP7
A5	TCK	B5	GND	B52	GND
A6	TDI	B6	PE_SLOT7_RX_DP7	B53	GND
A7	TDO	B7	GND	B54	PE_SLOT7_TX_C_DN6
A8	TMS	B8	GND	B55	PE_SLOT7_TX_C_DP6
A9	+3.3V_1	B9	PE_SLOT7_RX_DN6	B56	GND
A10	+3.3V_2	B10	PE_SLOT7_RX_DP6	B57	GND
A11	PERST#	B11	GND	B58	PE_SLOT7_TX_C_DN5
A12	GND_2	B12	PE_SLOT7_RX_DN5	B59	PE_SLOT7_TX_C_DP5
A13	REFCLK+	B13	GND	B60	GND
A14	REFCLK-	B14	PE_SLOT7_RX_DP5	B61	GND
A15	GND_3	B15	GND	B62	PE_SLOT7_TX_C_DN4
A16	PERP0	B16	PE_SLOT7_RX_DN4	B63	PE_SLOT7_TX_C_DP4
A17	PERP0	B17	GND	B64	GND
A18	PERP0	B18	PE_SLOT7_RX_DP4	B65	GND
A19	GND_4	B19	GND	B66	PE_SLOT7_TX_C_DN3
A20	RSVD01	B20	PE_SLOT7_RX_DN3	B67	PE_SLOT7_TX_C_DP3
A21	GND_5	B21	GND	B68	GND
A22	PERP1	B22	PE_SLOT7_RX_DP3	B69	GND
A23	PERP1	B23	GND	B70	PE_SLOT7_TX_C_DN2
A24	GND_6	B24	PE_SLOT7_RX_DN2	B71	PE_SLOT7_TX_C_DP2
A25	GND_7	B25	GND	B72	GND
A26	PERP2	B26	PE_SLOT7_RX_DP2	B73	GND
A27	PERP2	B27	GND	B74	PE_SLOT7_TX_C_DN1
A28	GND_8	B28	PE_SLOT7_RX_DP1	B75	PE_SLOT7_TX_C_DP1
A29	GND_9	B29	GND	B76	GND
A30	PERP3	B30	PE_SLOT7_RX_DN1	B77	GND
A31	PERP3	B31	PE_SLOT7_RX_DP1	B78	PE_SLOT7_TX_C_DN0
A32	GND_10	B32	GND	B79	PE_SLOT7_TX_C_DP0
A33	RSVD02	B33	PE_SLOT7_RX_DN0	B80	GND
A34	RSVD03	B34	PE_SLOT7_RX_DP0	B81	NC
A35	GND_11	B35	GND	B82	NC
A36	PERP4	B36			
A37	PERP4	B37			
A38	GND_12	B38			
A39	GND_13	B39			
A40	PERP5	B40			
A41	PERP5	B41			
A42	GND_14	B42			
A43	GND_15	B43			
A44	PERP6	B44			
A45	PERP6	B45			
A46	GND_16	B46			
A47	GND_17	B47			
A48	PERP7	B48			
A49	PERP7	B49			
A50	GND_18	B50			
A51	RSVD04	B51			
A52	GND_19	B52			
A53	PERP8	B53			
A54	PERP8	B54			
A55	GND_20	B55			
A56	GND_21	B56			
A57	PERP9	B57			
A58	PERP9	B58			
A59	GND_22	B59			
A60	GND_23	B60			
A61	PERP10	B61			
A62	PERP10	B62			
A63	GND_24	B63			
A64	GND_25	B64			
A65	PERP11	B65			
A66	PERP11	B66			
A67	GND_26	B67			
A68	GND_27	B68			
A69	PERP12	B69			
A70	PERP12	B70			
A71	GND_28	B71			
A72	GND_29	B72			
A73	PERP13	B73			
A74	PERP13	B74			
A75	GND_30	B75			
A76	GND_31	B76			
A77	PERP14	B77			
A78	PERP14	B78			
A79	GND_32	B79			
A80	GND_33	B80			
A81	PERP15	B81			
A82	PERP15	B82			

2EF5827-DA9D0-8F

NSA7150/NSA7150A Quick Reference Guide

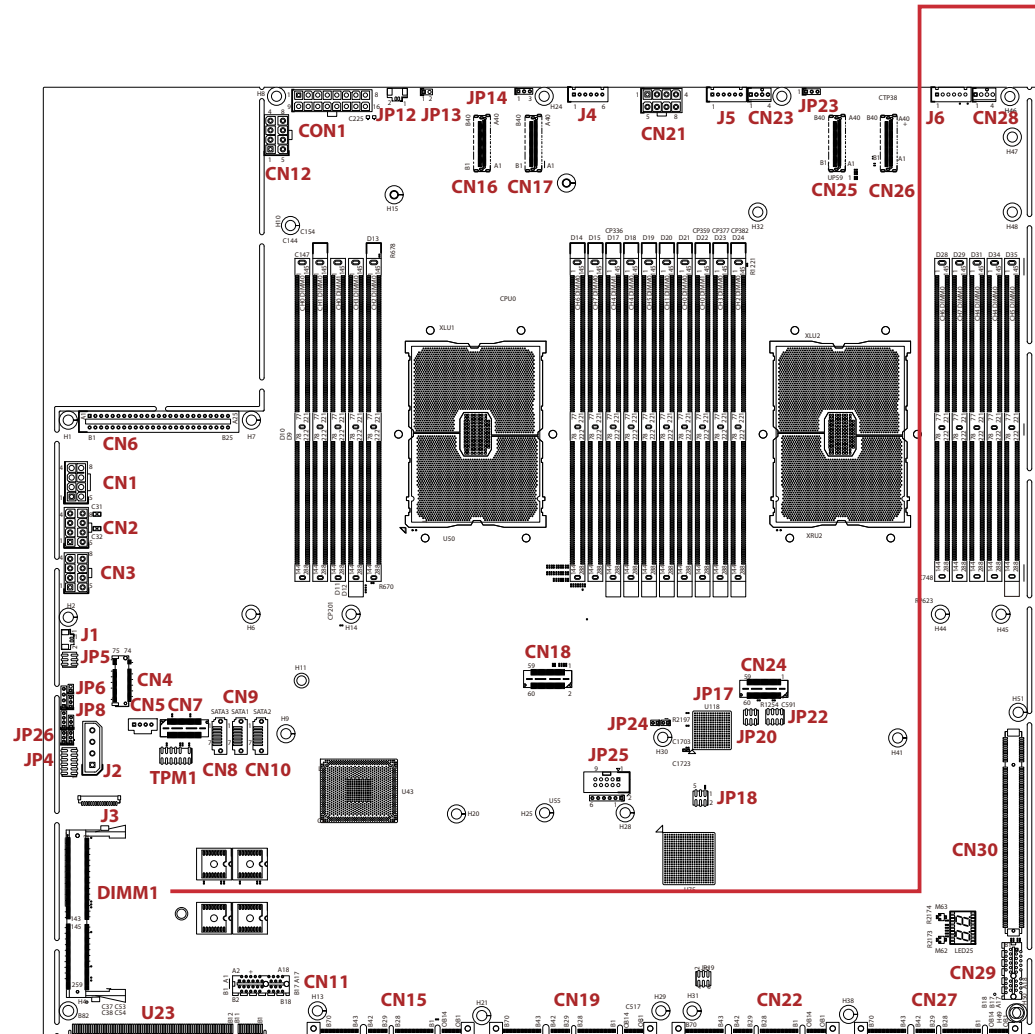


DIMM1: RUN BMC Connector

Pin	Signal
1	P12V_AUX
2	TEST PIN
3	P3V3_BMC
4	P3V3_BMC
5	P3V3_BMC
6	P3V3_BMC
7	P3V3_BMC
8	GND
9	GND
10	V_BMC_GFX_REAR_GRN
11	GND
12	V_BMC_GFX_REAR_BLU
13	BMC_SGPMIO
14	V_BMC_GFX_REAR_RED
15	BMC_SGPMIO
16	V_BMC_GFX_REAR_HSYN
17	BMC_SGPMIO
18	V_BMC_GFX_REAR_VSYN
19	BMC_SGPMIO
20	SMB_BMC_DDC_SCL_R
21	BMC_CPLD_UART1_R_RXD
22	SMB_BMC_DDC_SDA_R
23	BMC_CPLD_UART1_R_TXD
24	GND
25	FP_ID_LED_R_N
26	BMC_FAN1_PWM
27	BMC_FAN3_PWM
28	BMC_FAN2_PWM
29	BMC_FAN5_PWM
30	BMC_FAN4_PWM
31	LED_PWR_STBY_BMC_ON
32	POWER_ERROR_BMC_LED
33	RNBMC_R1_PRSNT#
34	CPLD_BMC_SMI_R#
35	IRQ_BMC_PCH_SMI_LPC_N_BMC
36	RST_RSMRST_BMC_N
37	BMC_GPIO17
38	BMC_CPLD_UART1_R_CTS#
39	GND
40	BMC_CPLD_UART1_R_NDCD
41	IBMC_LCM_RXD_R
42	STATUS2_LED
43	IBMC_LCM_TXD_R
44	STATUS1_LED
45	GND
46	BMC_CPLD_UART1_R_NDSR
47	SMB_CPLD_STBY_LVC3_MM8_R3_CLK
48	BMC_I2C13SCL
49	SMB_CPLD_STBY_LVC3_MM8_R3_DATA
50	BMC_I2C13SDA



NSA7150/NSA7150A Quick Reference Guide



DIMM1: RUN BMC Connector

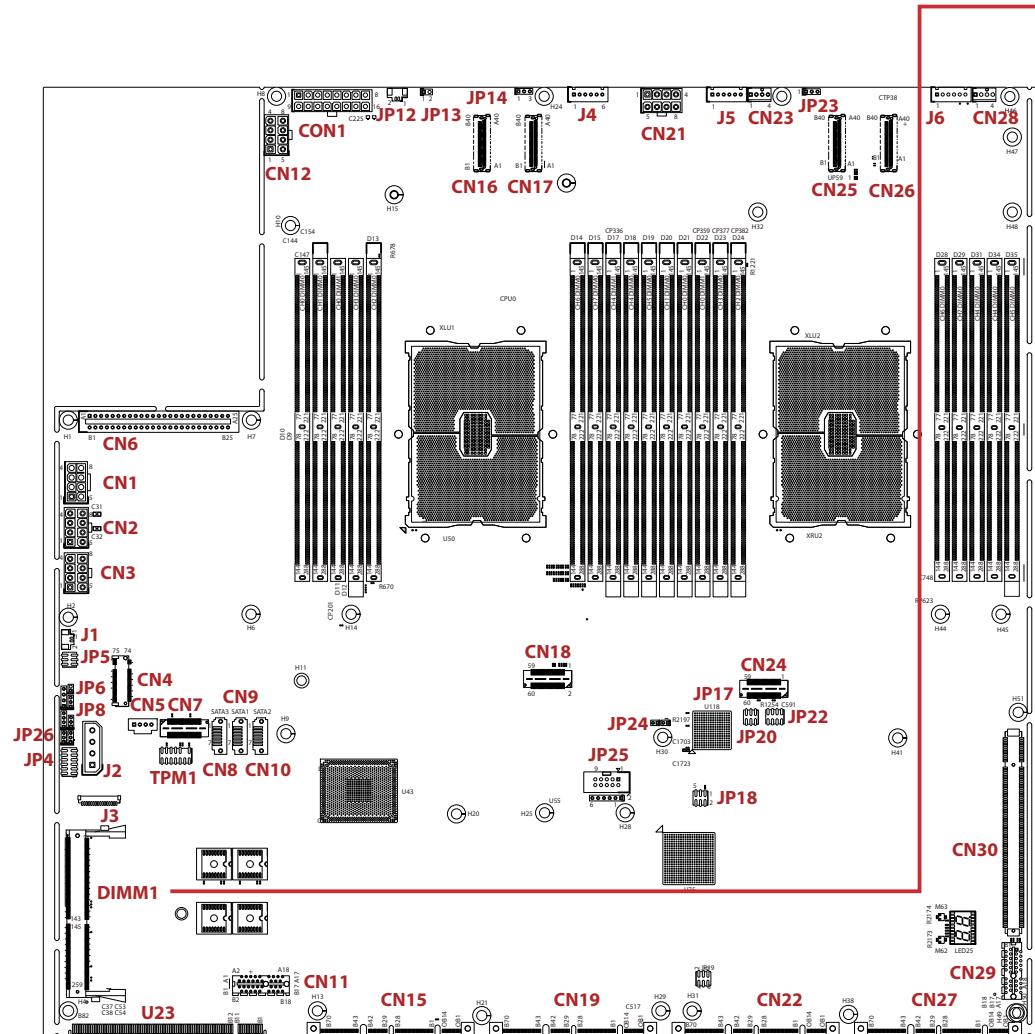
37	CK0	DQ0	8	VDD1	258
38	CK0#	DQ1	20	VDD2	259
39	CK1	DQ2	21	VDD3	260
40	CK1#	DQ3	22	VDD4	261
		DQ4	3	VDD5	262
39	CKE0	DQ5	16	VDD6	263
10	CKE1	DQ6	17	VDD7	264
		DQ7	28	VDD8	265
		DQ8	29	VDD9	266
49	S0#	DQ9	41	VDD10	267
57	S1#	DQ10	42	VDD11	268
32	S2#	DQ11	24	VDD12	269
35	S3#	DQ12	25	VDD13	270
		DQ13	38	VDD14	271
		DQ14	39	VDD15	272
55	ODT0	DQ15	50	VDD16	273
31	ODT1	DQ16	49	VDD17	274
		DQ17	62	VDD18	275
		DQ18	63	VDD19	276
		DQ19	46		
15	BG0	DQ20	45		
50	BG1	DQ21	58		
45	BA1	DQ22	59		
		DQ23	70		
		DQ24	71		
44	A0	DQ25	83		
32	A1	DQ26	84		
31	A2	DQ27	86		
28	A3	DQ28	67		
26	A4	DQ29	79		
27	A5	DQ30	80		
22	A6	DQ31	74		
25	A7	DQ32	173		
21	A8	DQ33	187		
46	A9	DQ34	196		
20	A10/AP	DQ35	170		
19	A11	DQ36	169		
58	A12/BC#	DQ37	183		
51	A13	DQ38	182		
52	A14_WE#	DQ39	195		
	A15_CAS#	DQ40	194		
	A16_RAS#	DQ41	207		
		DQ42	208		
		DQ43	191		
		DQ44	190		
14	ACT#	DQ45	203		
43	PARITY	DQ46	204		
38	ALERT#	DQ47	216		
34	EVENT#	DQ48	215		
	RESET#	DQ49	228		
		DQ50	229		
		DQ51	211		
		DQ52	212		
54	VREFCA	DQ53	224		
53	SCL	DQ54	225		
56	SDA	DQ55	237		
30	SA0	DQ56	236		
36	SA1	DQ57	249		
	SA2	DQ58	250		
		DQ59	232		
		DQ60	233		
		DQ61	245		
		DQ62	246		
		DQ63	31		
32	CB0_NC	DQ64	34		
31	CB1_NC	DQ65	35		
35	CB2_NC	DQ66	36		
36	CB3_NC	DQ67	37		
37	CB4_NC	DQ68	38		
38	CB5_NC	DQ69	39		
39	CB6_NC	DQ70	40		
40	CB7_NC	DQ71	41		
		DQ72	42		
12	DM0	DQ73	43		
35	DM1	DQ74	44		
75	DM2	DQ75	45		
76	DM3	DQ76	46		
96	DM4	DQ77	47		
20	DM5	DQ78	48		
41	DM6	DQ79	49		
96	DM7	DQ80	50		
	DM8	DQ81	51		

ASAA826-EASB0-7H

ASAA826-EASB0-7H

51	GND
52	GND
53	SMB_SENSOR_STBY_LVC3_R1_CLK
54	SMB_IPMB_STBY_LVC3_R_CLK
55	SMB_SENSOR_STBY_LVC3_R1_DATA
56	SMB_IPMB_STBY_LVC3_R_DATA
57	GND
58	GND
59	FM_CPU_ERR0_LVT3_BMC_N
60	SMB_CPLD_STBY_LVC3_MM5_R_CLK
61	FM_CPU_ERR1_LVT3_BMC_N
62	SMB_CPLD_STBY_LVC3_MM5_R_DATA
63	SPI_BMC_BOOT_CS_R_N
64	GND
65	SPI_BMC_BOOT_R_MOSI
66	BMC_CPLD_UART1_R_RI
67	SPI_BMC_BOOT_R_MISO
68	BMC_CPLD_UART1_R_DTR
69	BMC_GPIO39
70	BMC_CPLD_UART1_R_RTS#
71	FP_LED_STATUS_AMBER_R_N
72	GPIOA3
73	SPI_BMC_BOOT_R_CLK
74	FM_BIOS_POST_CMPLT_BMC_R_N
75	SPI_BMC_CS1_N
76	IRQ_BMC_PCH_NMI_R
77	PWRGD_CPU1_LVC3_R
78	BMC_FAN1_TACH
79	IBMC_LCM_LED_R_KR
80	BMC_FAN2_TACH
81	FM_CPU2_SKTOCC_LVT3_R1_N
82	BMC_FAN3_TACH
83	BMC_WDTRST1
84	BMC_FAN4_TACH
85	FM_CPU_CATERR_BMC_LVT3_N
86	BMC_FAN5_TACH
87	BMC_EXT_RST_N
88	FP_LED_STATUS_GREEN_R_N
89	FM_BMC_PCH_SCI_LPC_R2_N
90	FM_SLPS3_R_N
91	DBP_SYSPWROK_R
92	FM_SLPS4_R_N
93	BMC_READY_PCH_N
94	CRPS_BMC_PRESEN1
95	A_VBAT_DETECT
96	SMC_RUNTIME_SCI_BMC#
97	BMC_GPIO63
98	FM_CPU_BMC_THERMTRIP_R_N

NSA7150/NSA7150A Quick Reference Guide



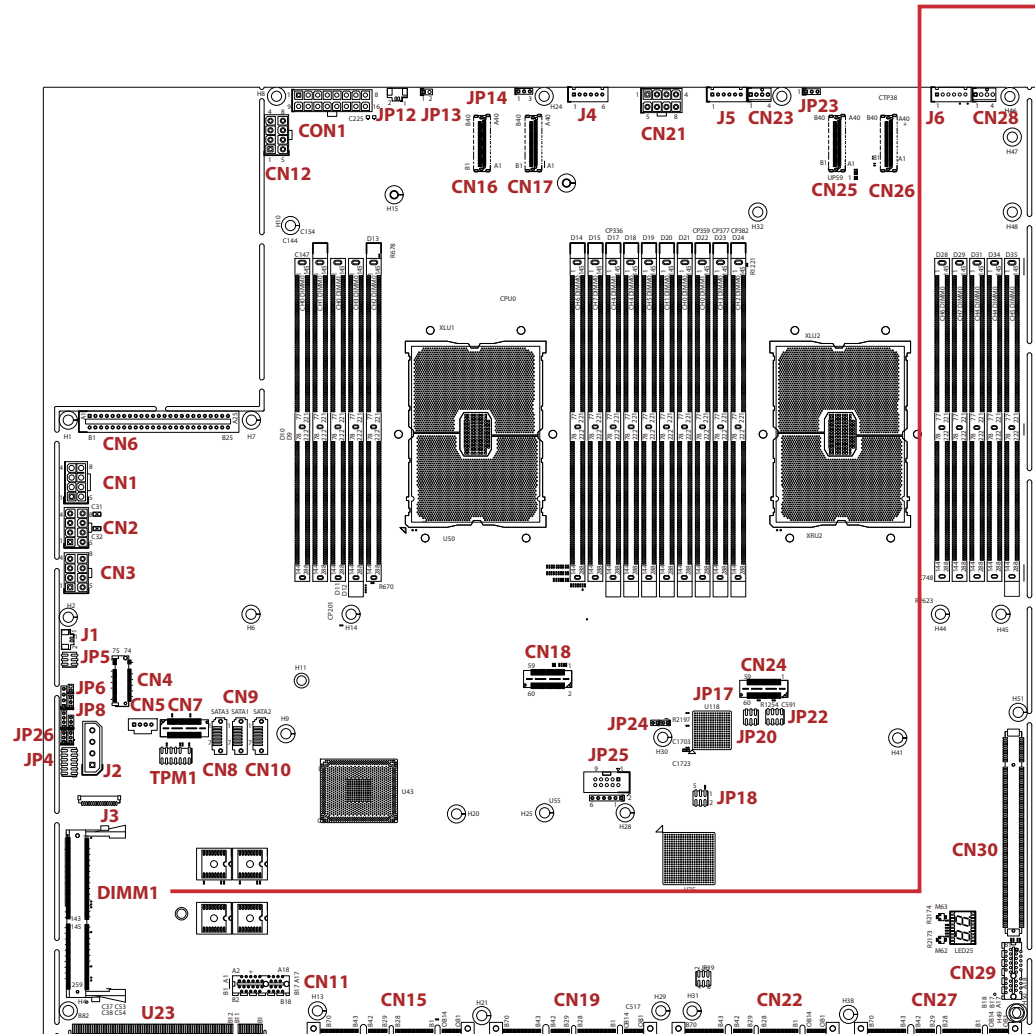
● DIMM1: RUN BMC Connector

37	CK0	DQ0	8	111	VDD1	258	99	IBMC_LCM_LED_R_KG
38	CK0#	DQ1	20	112	VDD2	259	100	FM_SYS_THROTTLE_R2_N
39	CK1	DQ2	21	117	VDD3	259	101	RST_I210_PCA9543_46_BMC_N
40	CK1#	DQ3	4	125	VDD4	259	102	BMC_SUSACK_R_N
		DQ4	3	124	VDD5	255	103	FM_PFR_ACTIVE_N
39	CKE0	DQ5	16	129	VDD6	255	104	BMC_SUS_PWR_ACK_R
10	CKE1	DQ6	77	130	VDD7	255	105	IRQ_SML1_PMBUS_BMC_ALERT_R2_N
		DQ7	28	135	VDD8	255	106	BMC_CPU1_PROCHOT_LVC3_N
49	S0#	DQ8	29	136	VDD9	255	107	JTAG_SEL_BMC
57	S1#	DQ9	41	141	VDD10	255	108	CRPS_BMC_PRESEND2
32	S1#	DQ10	42	142	VDD11	255	109	SPEAKER_IBMC
35	S2#/C0	DQ11	24	147	VDD12	255	110	GND
	S3#/C1	DQ12	25	148	VDD13	255	111	PVCCIO_CPU1
		DQ13	38	153	VDD14	255	112	PECL_BMC_R
55	ODT0	DQ14	37	154	VDD15	255	113	GPIOAA0
57	ODT1	DQ15	50	159	VDD16	255	114	GND
15	BG0	DQ16	49	160	VDD17	255	115	IRQ_SML0_ALERT_MUX_BMC_N
50	BG1	DQ17	62	163	VDD18	255	116	BMC_GPIO78
45	BA1	DQ18	63		VDD19	255	117	FM_SPD_DDRCPU_LVLSHFT_EN
		DQ19	46				118	FM_P2V5_BMC_EN
		DQ20	45				119	NC
		DQ21	58				120	BMC_GPIO82
		DQ22	59				121	FM_CPU_MSMI_CATERR_LVT3_BMC_N
		DQ23	70				122	BMC_GPIO84
		DQ24	71	251	VSS1	255	123	SMB_SMLINK0_STBY_LVC3_BMC_SCL
		DQ25	83	247	VSS2	255	124	PWRGD_BMC_PS_PWROK_R
44	A0	DQ26	84	243	VSS3	255	125	SMB_SMLINK0_STBY_LVC3_BMC_SDA
33	A1	DQ27	66	239	VSS4	255	126	GND
31	A2	DQ28	67	235	VSS5	255	127	GND
28	A3	DQ29	79	231	VSS6	255	128	SMB_BMC_SPD_ACCESS_STBY_LVC3_SCL_R1
26	A4	DQ30	80	227	VSS7	255	129	SMB_CPU_P1ROM_BMC_SCL
27	A5	DQ31	74	223	VSS8	255	130	SMB_BMC_SPD_ACCESS_STBY_LVC3_SDA_R1
22	A6	DQ32	173	217	VSS9	255	131	SMB_CPU_P1ROM_BMC_SDA
25	A7	DQ33	187	213	VSS10	255	132	GND
21	A8	DQ34	196	209	VSS11	255	133	GND
46	A9	DQ35	170	205	VSS12	255	134	SMB_PMBUS_BMC_STBY_LVC3_R4_SCL
20	A10/AP	DQ36	169	201	VSS13	255	135	IRQ_SMI_ACTIVE_BMC_R_N
19	A11	DQ37	183	197	VSS14	255	136	SMB_PMBUS_BMC_STBY_LVC3_R4_SDA
58	A12/BC#	DQ38	182	193	VSS15	255	137	IRQ_NMI_EVENT_BMC_N
51	A13	DQ39	195	189	VSS16	255	138	FM_CPU2_DISABLE_COD_N
36	A14_WE#	DQ40	194	185	VSS17	255	139	GND
52	A15_CAS#	DQ41	207	181	VSS18	255	140	FM_CPU1_MEMHOT_OUT_BMC_N
	A16_RAS#	DQ42	208	175	VSS19	255	141	FP_SYS_RESET_R1_N
		DQ43	191	171	VSS20	255	142	RST_PLTRST_B_N
14	ACT#	DQ44	190	167	VSS21	255	143	RST_BTN_BMC_N
		DQ45	203	107	VSS22	255	144	DBP_PRESENT_R2_N
43	PARITY	DQ46	204	103	VSS23	255	145	GND
34	ALERT#	DQ47	216	99	VSS24	255		
38	EVENT#	DQ48	215	95	VSS25	255		
	RESET#	DQ49	228	89	VSS26	255		
		DQ50	229	85	VSS27	255		
		DQ51	211	81	VSS28	255		
54	VREFCA	DQ52	212	77	VSS29	255		
		DQ53	224	73	VSS30	255		
53	SCL	DQ54	225	69	VSS31	255		
54	SDA	DQ55	237	65	VSS32	255		
56	SA0	DQ56	236	61	VSS33	255		
30	SA1	DQ57	249	57	VSS34	255		
36	SA2	DQ58	250	51	VSS35	255		
		DQ59	232	47	VSS36	255		
		DQ60	233	45	VSS37	255		
		DQ61	245	39	VSS38	255		
		DQ62	246	35	VSS39	255		
32	CB0_NC	DQ63	13	31	VSS40	255		
31	CB1_NC	DQ64	27	27	VSS41	255		
35	CB2_NC	DQ65	34	23	VSS42	255		
36	CB3_NC	DQ66	55	19	VSS43	255		
37	CB4_NC	DQ67	76	15	VSS44	255		
30	CB5_NC	DQ68	179	9	VSS45	255		
34	CB6_NC	DQ69	200	5	VSS46	255		
	CB7_NC	DQ70	221	1	VSS47	255		
		DQ71	242		VSS48	255		
		DQ72	242		VSS49	255		
12	DM0	DQ73	97		VSS50	255		
35	DM1	DQ74	11		VSS51	255		
75	DM2	DQ75	32		VSS52	255		
76	DM3	DQ76	53		VSS53	255		
96	DM4	DQ77	74		VSS54	255		
20	DM5	DQ78	177		VSS55	255		
41	DM6	DQ79	198		VSS56	255		
96	DM7	DQ80	219		VSS57	255		
	DM8	DQ81	240		VSS58	255		
		DQ82	95		VSS59	255		
		DQ83	95		VSS60	255		

ASAA826-EASB0-7H

ASAA826-EASB0-7H

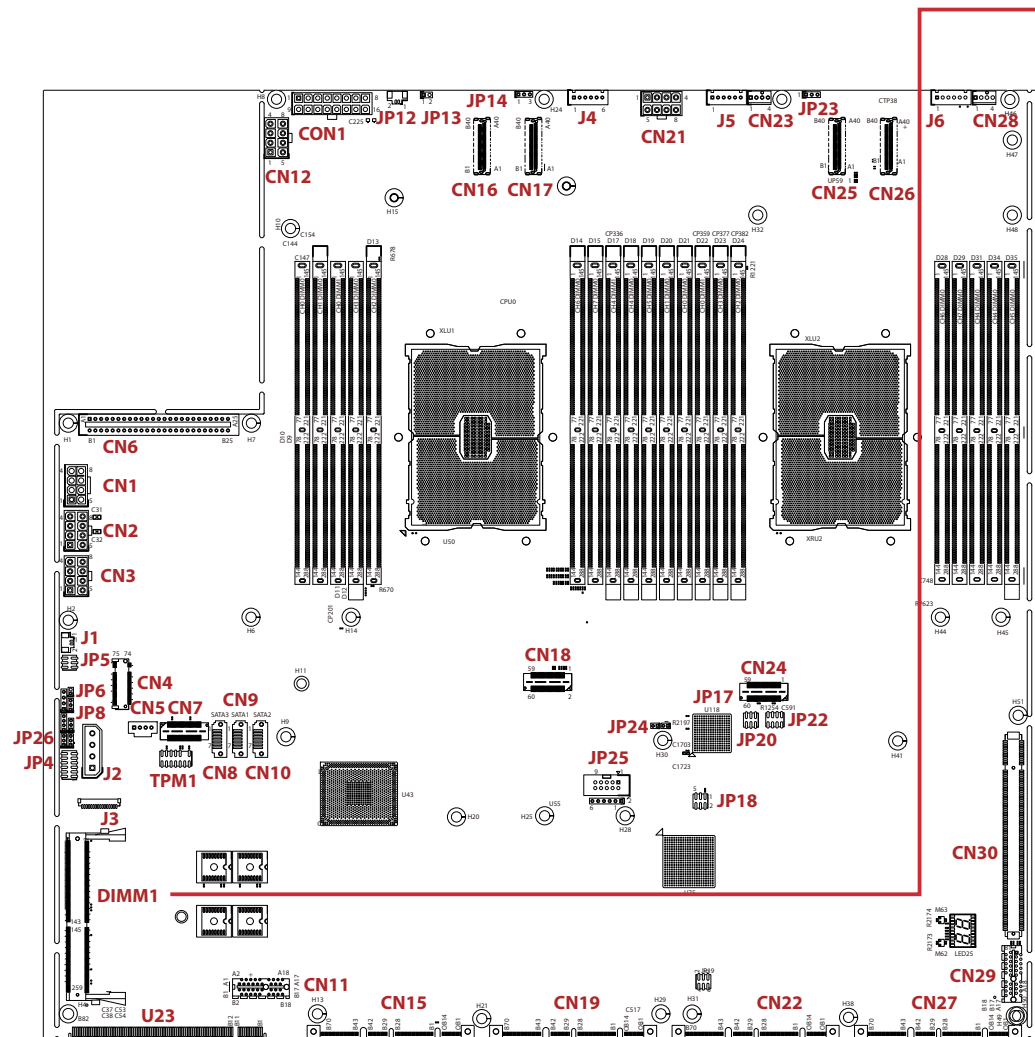
NSA7150/NSA7150A Quick Reference Guide



DIMM1: RUN BMC Connector

37		8	111																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																									</
----	--	---	-----	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

NSA7150/NSA7150A Quick Reference Guide



● DIMM1: RUN BMC Connector

37	CK0	DQ0	8	111	VDD1	258	194	SPI_PCH_MUXED_RNBMC_R_IO0
38	CK0#	DQ1	20	112	VDD2	259	195	AC_FAIL_PSU_BMC
39	CK1	DQ2	21	117	VDD3	259	196	SPI_PCH_MUXED_RNBMC_R_CLK
40	CK1#	DQ3	4	125	VDD4	259	197	GND
		DQ4	3	124	VDD5	255	198	SPI_IBMC_SSB_CS0_N
39	CKE0	DQ5	16	129	VDD6	255	199	FP_PWR_BTN_BMC_N
10	CKE1	DQ6	77	130	VDD7	255	200	SPI_PCH_MUXED_BIOS_IO0
		DQ7	28	135	VDD8	255	201	PWR_BTN_BMC_N
49	S0#	DQ8	29	136	VDD9	255	202	SPI_PCH_MUXED_BIOS_IO1
37	S1#	DQ9	41	141	VDD10	255	203	GND
35	S2#/C0	DQ10	42	142	VDD11	255	204	GPIOH1_CPLD_BMC_R
	S3#/C1	DQ11	24	147	VDD12	255	205	SMB_HOST_STBY_LVC3_BMC_SCL
		DQ12	25	148	VDD13	255	206	NC
		DQ13	38	153	VDD14	255	207	SMB_HOST_STBY_LVC3_BMC_SDA
55	ODT0	DQ14	37	154	VDD15	255	208	SPI_PCH_MUXED_BIOS_CLK
31	ODT1	DQ15	50	159	VDD16	255	209	FP_ID_BTN_PFR_BMC_N
		DQ16	49	160	VDD17	255	210	SPI_IBMC_SSB_CS1_N
15	BG0	DQ17	62	163	VDD18	255	211	BMC_GPIO125
50	BG1	DQ18	63	163	VDD19	255	212	GND
45	BA1	DQ19	46	163	VDD19	255	213	NC
		DQ20	45	251	VSS1	255	214	BMC_COM_SW_R_N
		DQ21	58	247	VSS2	255	215	GND
		DQ22	59	243	VSS3	255	216	NCSI_CRS_DV_A
		DQ23	70	239	VSS4	255	217	PCH_USB2_BMC_DN
		DQ24	71	235	VSS5	255	218	BMC_RMIMDC
44	A0	DQ25	83	231	VSS6	255	219	PCH_USB2_BMC_DP
33	A1	DQ26	84	227	VSS7	255	220	NCSI_IBMC_CLK_A
32	A2	DQ27	66	227	VSS8	255	221	GND
31	A3	DQ28	67	227	VSS9	255	222	BMC_RMIRXER
28	A4	DQ29	79	227	VSS10	255	223	PCH_USB11_BMC_DN
26	A5	DQ30	80	227	VSS11	255	224	NCSI_TX_EN_A
27	A6	DQ31	74	223	VSS12	255	225	PCH_USB11_BMC_DP
22	A7	DQ32	173	217	VSS13	255	226	GND
25	A8	DQ33	187	213	VSS14	255	227	NC
21	A9	DQ34	196	209	VSS15	255	228	NCSI_RXD0_A
46	A10/AP	DQ35	170	205	VSS16	255	229	NC
20	A11	DQ36	169	201	VSS17	255	230	NCSI_RXD1_A
58	A12/BC#	DQ37	183	197	VSS18	255	231	NCSI_RXD0_B
51	A13	DQ38	182	193	VSS19	255	232	GND
50	A14_WE#	DQ39	195	189	VSS20	255	233	NC
52	A15_CAS#	DQ40	194	185	VSS21	255	234	NCSI_TXD0_A
	A16_RAS#	DQ41	207	181	VSS22	255	235	NCSI_RXD1_B
		DQ42	208	175	VSS23	255	236	NC
		DQ43	191	171	VSS24	255	237	GND
		DQ44	190	167	VSS25	255	238	GND
14	ACT#	DQ45	203	107	VSS26	255	239	BMC_RGMITXCK
		DQ46	204	103	VSS27	255	240	NCSI_CRS_DV_B
43	PARITY	DQ47	216	99	VSS28	255	241	
34	ALERT#	DQ48	215	95	VSS29	255		
38	EVENT#	DQ49	228	89	VSS30	255		
	RESET#	DQ50	229	85	VSS31	255		
		DQ51	211	81	VSS32	255		
54	VREFCA	DQ52	212	77	VSS33	255		
		DQ53	224	73	VSS34	255		
53	SCL	DQ54	225	69	VSS35	255		
54	SDA	DQ55	237	65	VSS36	255		
56	SA0	DQ56	236	61	VSS37	255		
30	SA1	DQ57	249	57	VSS38	255		
36	SA2	DQ58	250	51	VSS39	255		
		DQ59	232	47	VSS40	255		
		DQ60	233	45	VSS41	255		
		DQ61	245	39	VSS42	255		
		DQ62	246	35	VSS43	255		
32	CB0_NC	DQ63	23	31	VSS44	255		
31	CB1_NC	DQ64	13	27	VSS45	255		
35	CB2_NC	DQ65	34	23	VSS46	255		
36	CB3_NC	DQ66	55	19	VSS47	255		
37	CB4_NC	DQ67	76	15	VSS48	255		
30	CB5_NC	DQ68	179	9	VSS49	255		
34	CB6_NC	DQ69	200	5	VSS50	255		
	CB7_NC	DQ70	221	1	VSS51	255		
		DQ71	242	1	VSS52	255		
12	DM0	DQ72	97	1	VSS53	255		
35	DM1	DQ73	11	1	VSS54	255		
75	DM2	DQ74	32	1	VSS55	255		
76	DM3	DQ75	53	1	VSS56	255		
96	DM4	DQ76	74	1	VSS57	255		
20	DM5	DQ77	177	1	VSS58	255		
41	DM6	DQ78	198	1	VSS59	255		
96	DM7	DQ79	219	1	VSS60	255		
	DM8	DQ80	240	1	VSS61	255		
		DQ81	95	1	VSS62	255		
		DQ82	1	1	VSS63	255		
		DQ83	1	1	VSS64	255		
		DQ84	1	1	VSS65	255		
		DQ85	1	1	VSS66	255		
		DQ86	1	1	VSS67	255		
		DQ87	1	1	VSS68	255		
		DQ88	1	1	VSS69	255		
		DQ89	1	1	VSS70	255		
		DQ90	1	1	VSS71	255		
		DQ91	1	1	VSS72	255		
		DQ92	1	1	VSS73	255		
		DQ93	1	1	VSS74	255		
		DQ94	1	1	VSS75	255		
		DQ95	1	1	VSS76	255		
		DQ96	1	1	VSS77	255		
		DQ97	1	1	VSS78	255		
		DQ98	1	1	VSS79	255		
		DQ99	1	1	VSS80	255		
		DQ100	1	1	VSS81	255		
		DQ101	1	1	VSS82	255		
		DQ102	1	1	VSS83	255		
		DQ103	1	1	VSS84	255		
		DQ104	1	1	VSS85	255		
		DQ105	1	1	VSS86	255		
		DQ106	1	1	VSS87	255		
		DQ107	1	1	VSS88	255		
		DQ108	1	1	VSS89	255		
		DQ109	1	1	VSS90	255		
		DQ110	1	1	VSS91	255		
		DQ111	1	1	VSS92	255		
		DQ112	1	1	VSS93	255		
		DQ113	1	1	VSS94	255		
		DQ114	1	1	VSS95	255		
		DQ115	1	1	VSS96	255		
		DQ116	1	1	VSS97	255		
		DQ117	1	1	VSS98	255		
		DQ118	1	1	VSS99	255		
		DQ119	1	1	VSS100	255		
		DQ120	1	1	VSS101	255		
		DQ121	1	1	VSS102	255		
		DQ122	1	1	VSS103	255		
		DQ123	1	1	VSS104	255		
		DQ124	1	1	VSS105	255		
		DQ125	1	1	VSS106	255		
		DQ126	1	1	VSS107	255		
		DQ127	1	1	VSS108	255		
		DQ128	1	1	VSS109	255		
		DQ129	1	1	VSS110	255		
		DQ130	1	1	VSS111	255		
		DQ131	1	1	VSS112	255		
		DQ132	1	1	VSS113	255		
		DQ133	1	1	VSS114	255		
		DQ134	1	1	VSS115	255		
		DQ135	1	1	VSS116	255		
		DQ136	1	1	VSS117	255		
		DQ137	1	1	VSS118	255		
		DQ138	1	1	VSS119	255		
		DQ139	1	1	VSS120	255		
		DQ140	1	1	VSS121	255		
		DQ141	1	1	VSS122	255		
		DQ142	1	1	VSS123	255		
		DQ143	1	1	VSS124	255		
		DQ144	1	1	VSS125	255		
		DQ145	1	1	VSS126	255		
		DQ146	1	1	VSS127	255		
		DQ147	1	1	VSS128	255		
		DQ148	1	1	VSS129	255		
		DQ149	1	1	VSS130	255		
		DQ150	1	1	VSS131	255		
		DQ151	1	1	VSS132	255		
		DQ152	1	1	VSS133	255		
		DQ153	1	1	VSS134	255		
		DQ154	1	1	VSS135	255		
		DQ155	1	1	VSS136	255		
		DQ156	1	1	VSS137	255		
		DQ157	1	1	VSS138	255		
		DQ158	1	1	VSS139	255		
		DQ159	1	1	VSS140	255		
		DQ160	1	1	VSS141	255		
		DQ161	1	1	VSS142	255		
		DQ162	1	1	VSS143	255		
		DQ163	1	1	VSS144	255		
		DQ164	1	1	VSS145	255		
		DQ165	1	1	VSS146	255		
		DQ166	1	1	VSS147	255		
		DQ167	1	1	VSS148	255		
		DQ168	1	1	VSS149	255		
		DQ169	1	1	VSS150	255		
		DQ170	1	1	VSS151	255		
		DQ171	1	1	VSS152	255		
		DQ172	1	1	VSS153	255		
		DQ173	1	1	VSS154	255		
		DQ174	1	1	VSS155	255		
		DQ175	1	1	VSS156	255		
		DQ176	1	1	VSS157	255		
		DQ177	1	1	VSS158	255		
		DQ178	1	1	VSS159	255		
		DQ179	1	1	VSS160	255		
		DQ180	1	1	VSS161	255		
		DQ181	1	1	VSS162	255		
		DQ182	1	1	VSS163	255		
		DQ183	1	1	VSS164	255		
		DQ184	1	1	VSS165	255		
		DQ185	1	1	VSS166	255		
		DQ186	1	1	VSS167	255		
		DQ187	1	1	VSS168	255		
		DQ188	1	1	VSS16			



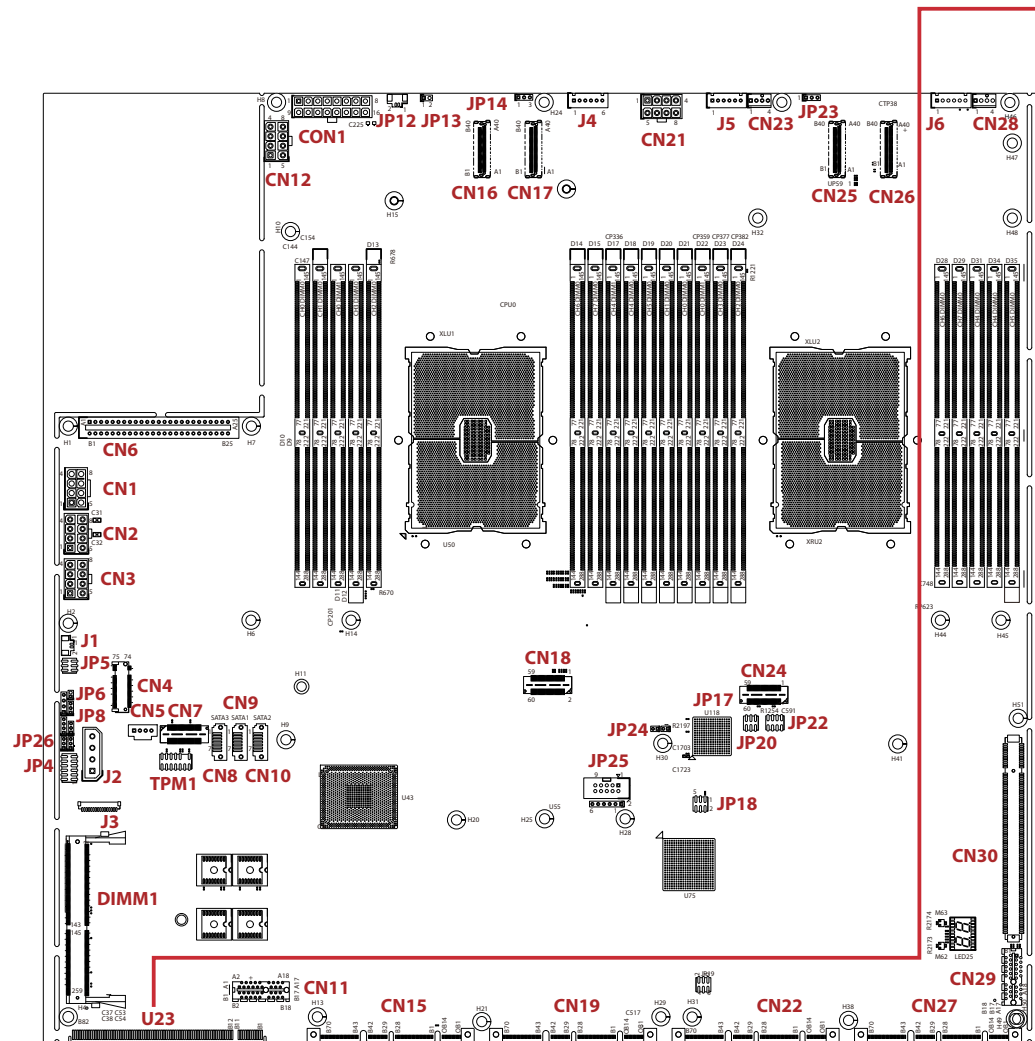


1



Pin	Signal	Pin	Signal
A1	P12V	B1	P12V
A2	P12V	B2	P12V
A3	P12V	B3	P12V
A4	GND	B4	GND
A5	P3V3	B5	P3V3
A6	P3V3	B6	P3V3
A7	P3V3	B7	P3V3
A8	P3V3	B8	P3V3
A9	P3V3_AUX	B9	P3V3_AUX
A10	GND	B10	GND
A11	GND	B11	GND
A12	GND	B12	GND
A13	PE_SLOT3_CLK_DP	B13	GND
A14	PE_SLOT3_CLK_DN	B14	GND
A15	GND	B15	GND
A16	PE_SLOT4_CLK_DP	B16	GND
A17	PE_SLOT4_CLK_DN	B17	GND
A18	GND	B18	GND

NSA7150/NSA7150A Quick Reference Guide



U23: IO SLOT Connector

Pin	Signal	Pin	Signal
A1	GND	B1	GND
A2	USB3_P01_IO_RXN	B2	USB3_P01_IO_TXN
A3	USB3_P01_IO_RXP	B3	USB3_P01_IO_TXP
A4	GND	B4	GND
A5	USB3_P02_IO_RXN	B5	USB3_P02_IO_TXN
A6	USB3_P02_IO_RXP	B6	USB3_P02_IO_TXP
A7	GND	B7	GND
A8	USB2_P01_IO_DN	B8	USB2_P02_IO_DN
A9	USB2_P01_IO_DP	B9	USB2_P02_IO_DP
A10	GND	B10	GND
A11	FM_OC1_USB_N	B11	NC
A12	GND	B12	GND
A13	CLK_100M_I210_LANB_DP	B13	CLK_100M_I210_LANA_DP
A14	CLK_100M_I210_LANB_DN	B14	CLK_100M_I210_LANA_DN
A15	GND	B15	GND
A16	PCIE_RX_LANB_DP	B16	PCIE_TX_LANB_DP
A17	PCIE_RX_LANB_DN	B17	PCIE_TX_LANB_DN
A18	GND	B18	GND
A19	PCIE_RX_LANA_DP	B19	PCIE_TX_LANA_DP
A20	PCIE_RX_LANA_DN	B20	PCIE_TX_LANA_DN
A21	GND	B21	GND
A22	IRQ_LVC3_WAKE_N	B22	SMB_LANA_CLK_R
A23	GND	B23	SMB_LANA_DATA_R
A24	PE_RST_LAN_N	B24	GND
A25	GND	B25	GND
A26	NCSI_TXD0_A	B26	NCSI_RXD0_A
A27	GND	B27	GND
A28	NCSI_TXD1_A	B28	NCSI_RXD1_A
A29	GND	B29	GND
A30	NCSI_CLK_I210_R1_A	B30	NCSI_CRS_DV_A
A31	GND	B31	GND
A32	NCSI_TX_EN_A	B32	GND
A33	GND	B33	GND
A34	BMC_COM_SW_N	B34	CPLD_UART_DCD_N
A35	IBMC_SIO_LCM_TXD	B35	CPLD_UART_CTS_N
A36	IBMC_SIO_LCM_RXD	B36	CPLD_UART_DSR_N
A37	GND	B37	CPLD_UART_RI_N
A38	IBMC_SIO_LCM_LED_KR	B38	CPLD_UART_DTR_N
A39	IBMC_SIO_LCM_LED_KG	B39	CPLD_UART_RTS_N
A40	GND	B40	GND
A41	CPLD_UART_R_TXD	B41	BMC_R_TXD5
A42	CPLD_UART_R_RXD	B42	BMC_R_RXD5
A43	GND	B43	GND
A44	GND	B44	GND
A45	GND	B45	GND
A46	GND	B46	GND
A47	GND	B47	GND

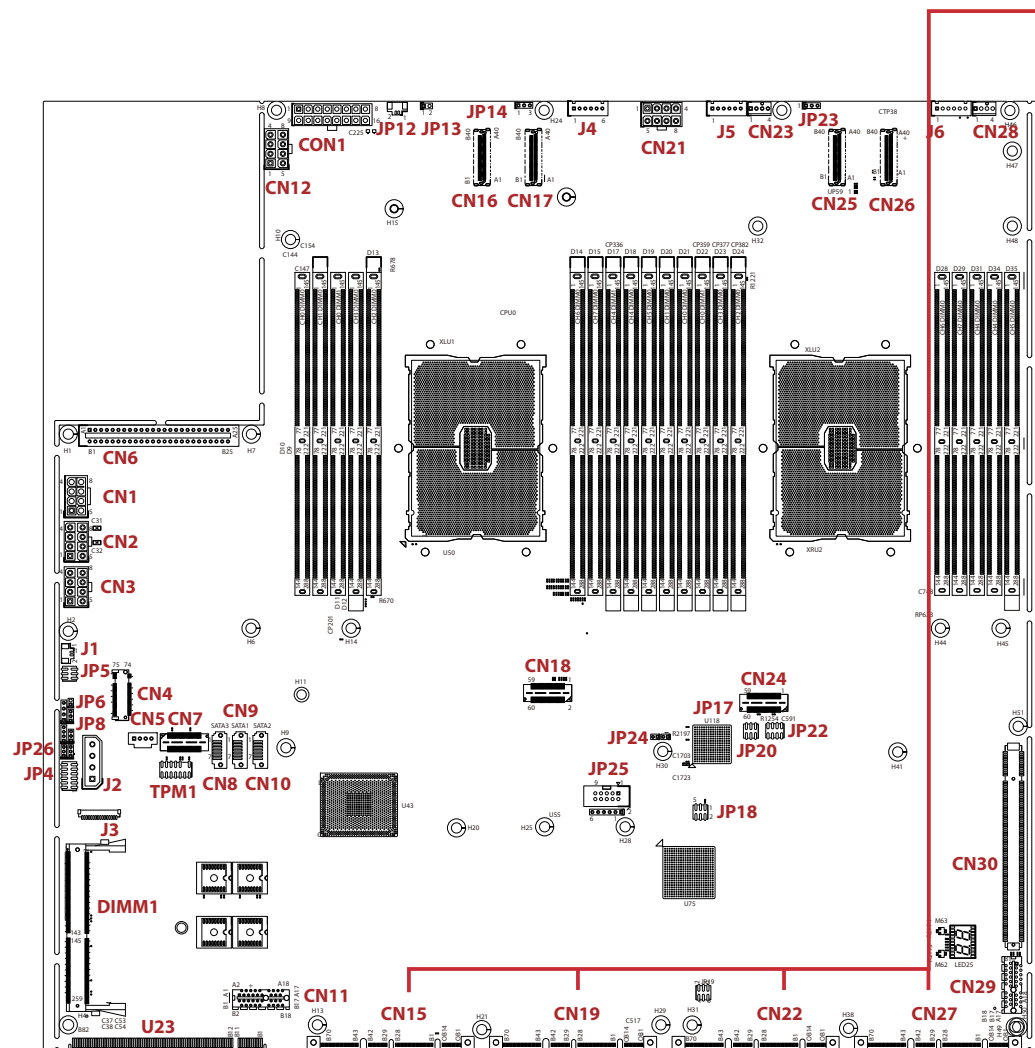
11/11



2EG28227-D5D-4F

[illegible]

NSA7150/NSA7150A Quick Reference Guide



CN15,CN19,CN22,CN27: OCP SLOT Connector

OB1	NIC_PWR_GOOD	PERST2#	OA1
OB2	MAIN_PWR_EN	PERST3#	OA2
OB3	LD#	WAKE#	OA3
OB4	DATA_IN	RBT_ARB_IN	OA4
OB5	DATA_OUT	RBT_ARB_OUT	OA5
OB6	CLK	SLOT_ID1	OA6
OB7	SLOT_ID0	RBT_TX_EN	OA7
OB8	RBT_RXD1	RBT_TXD1	OA8
OB9	RBT_RXD0	RBT_TXD0	OA9
OB10	GND1	GND5	OA10
OB11	REFCLKn2	REFCLKn3	OA11
OB12	REFCLKp2	REFCLKp3	OA12
OB13	GND2	GND6	OA13
OB14	RBT_CRS_DV	RBT_CLK_IN	OA14

Pin	Signal	Pin	Signal
OA1	PE_SLOT_RST2_N	OB1	NO USE
OA2	PE_SLOT_RST3_N	OB2	NO USE
OA3	IRQ_LVC3_WAKE_N	OB3	NO USE
OA4	NO USE	OB4	NC
OA5	NO USE	OB5	NO USE
OA6	NO USE	OB6	NO USE
OA7	NO USE	OB7	NO USE
OA8	NO USE	OB8	NO USE
OA9	NO USE	OB9	NO USE
OA10	GND	OB10	GND
OA11	PE_SLOT_CLK3_DN	OB11	PE_SLOT_CLK2_DN
OA12	PE_SLOT_CLK3_DP	OB12	PE_SLOT_CLK2_DP
OA13	GND	OB13	GND
OA14	NO USE	OB14	NO USE
A1	GND	B1	P12V
A2	GND	B2	P12V
A3	GND	B3	P12V
A4	GND	B4	P12V
A5	GND	B5	P12V
A6	GND	B6	P12V
A7	SLOT_R_SCL	B7	NO USE
A8	SLOT_R_SDA	B8	NO USE
A9	NO USE	B9	NO USE
A10	GND	B10	PE_SLOT_RST0_N
A11	PE_SLOT_RST1_N	B11	P3V3_SLOT
A12	NO USE	B12	NO USE
A13	GND	B13	GND
A14	PE_SLOT_CLK1_DN	B14	PE_SLOT_CLK0_DN
A15	PE_SLOT_CLK1_DP	B15	PE_SLOT_CLK0_DP
A16	GND	B16	GND
A17	PE_SLOT_RX_DN0	B17	PE_SLOT_TX_C_DN0
A18	PE_SLOT_RX_DP0	B18	PE_SLOT_TX_C_DP0
A19	GND	B19	GND
A20	PE_SLOT_RX_DN1	B20	PE_SLOT_TX_C_DN1
A21	PE_SLOT_RX_DP1	B21	PE_SLOT_TX_C_DP1
A22	GND	B22	GND
A23	PE_SLOT_RX_DN2	B23	PE_SLOT_TX_C_DN2
A24	PE_SLOT_RX_DP2	B24	PE_SLOT_TX_C_DP2
A25	GND	B25	GND
A26	PE_SLOT_RX_DN3	B26	PE_SLOT_TX_C_DN3
A27	PE_SLOT_RX_DP3	B27	PE_SLOT_TX_C_DP3
A28	GND	B28	GND
A29	GND	B29	GND
A30	PE_SLOT_RX_DN4	B30	PE_SLOT_TX_C_DN4
A31	PE_SLOT_RX_DP4	B31	PE_SLOT_TX_C_DP4

2EC2843-A0B22-7H

35C2842-A0B23-7